199.0 608.7 456.0 157.2 75



II KOPOBLIE г. я. афанасьев, ю.с. мальцев A BOMETPE





МАССОВАЯ РАДИОБИБЛИОТЕКА

Выпуск 878

Г. Я. АФАНАСЬЕВ, Ю. С. МАЛЬЦЕВ

ЦИФРОВЫЕ АВОМЕТРЫ



«ЭНЕРГИЯ» • МОСКВА • 1975

Scan AAW

6**Ф**2.08 **A 94** УДК 621.396.6

РЕДАКЦИОННАЯ КОЛЛЕГИЯ:

Берг А. И., Белкин Б. Г., Борисов В. Г., Бурлянд В. А., Ванеев В. И., Геништа Е. Н., Демьянов И. А., Ельяшкевич С. А., Жеребцов И. П., Канаева А. М., Корольков В. Г., Смирнов А. Д., Тарасов Ф. И., Чистяков Н. И., Шамшур В. И.

Афанасьев Г. Я. и Мальцев Ю. С.

А 94 Цифровые авометры. М., «Энергия», 1975.

72 с. с ил. (Массовая радиобиблиотека. Вып. 878).

В книге рассмотрены принципы построения многодиапазонных цифровых приборов для радиотехнических измерений. Приведены технические характеристики некоторых отечественных и зарубежных приборов, показано их конструктивное оформление, описаны схемы приборов и их отдельные узлы и элементы.

Книга предназначена для подготовленных радиолюбителей.

 $A \quad \frac{30405-264}{051(01)-75} \quad 353-75$

6Ф2.08

© Издательство «Энергия», 1975 г.

ПРЕДИСЛОВИЕ

Многие специалисты и радиолюбители в своей практической деятельности широко пользуются комбинированными измерительными приборами — авометрами. Авометры с цифровым отсчетом, несмотря на целый ряд преимуществ перед приборами со стрелочным указателем (высокая точность измерения, воэможность автоматического выбора предела измерения, индикация знака полярности и размерности измеряемой величины), до последнего времени применялись в основном в лабораторных условиях из-за значительных размеров и массы, высокой стоимости, большой потребляемой мощности.

В настоящей книге освещены некоторые вопросы проектирования цифровых авометров. Методы построения цифровых вольтметров постоянного тока достаточно подробно рассмотрены в ряде работ [Л. 1—9], поэтому в данной работе приведено лишь краткое описание основных способов преобразования напряжения в цифровой код, а основное внимание уделено элементам и узлам авометров, реализованных на интегральных микросхемах. Достаточно подробно рассмотрены также разнообразные схемы и конструкции микроэлектронных авометров. В заключение приведены основные технические характеристики данной группы приборов.

Книга написана на основе материалов, опубликованных за последнее время в отечественной и зарубежной периодической печати.

БЛОК-СХЕМЫ ИЗМЕРИТЕЛЬНЫХ ПРИБОРОВ С ЦИФРОВЫМ ВЫХОДОМ

Принципы построения и основные структурные схемы цифровых измерительных приборов достаточно подробно рассмотрены в ряде монографий [Л. 1—7]. Поэтому здесь очень кратко описаны наиболее распространенные структурные схемы.

ПОРАЗРЯДНОЕ УРАВНОВЕШИВАНИЕ

Поразрядное уравновешивание широко применяется в неавтоматических потенциометрах и мостах, которые по существу являются цифровыми приборами с ручным уравновешиванием. Структурная схема поразрядного автокомпенсатора показана на рис. 1.

Прибор состоит из измерительной схемы (входная цепь, нульорган и многоразрядная уравновешивающая цепь) и управляющего автомата с цифровым отсчетным устройством.

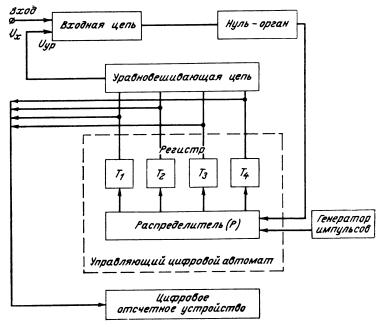


Рис. 1.

Входная цепь преобразует измеряемый сигнал и производит алгебраическое сложение его с уравновешивающим сигналом.

В качестве нуль-органа обычно используется усилитель с большим коэффициентом усиления. Он определяет знак отклонения от состояния равновесия («перекомпенсация» или «недокомпенсация»).

По командам нуль-органа цифровой автомат переключает ячейки памяти, которые в свою очередь управляют работой уравновешивающей цепи.

При использовании двоичного кода процесс уравновешивания протекает следующим образом. Распределитель P по очереди опрокидывает триггеры всех разрядов, начиная со старшего. При этом на выходе уравновешивающей цепи, управляемой триггерами цифрового регистра, создаются напряжения:

$$2^{n-1}\Delta U_{yp}$$
, $2^{n-2}\Delta U_{yp}$, ..., $2^{1}\Delta U_{yp}$, $2^{0}\Delta U_{yp}$,

где n — число разрядов; ΔU_{yp} — величина уравновешивающего напряжения, соответствующая младшему разряду.

Сумма получаемых таким образом напряжений сравнивается с измеряемой величиной U_x . Если эта сумма больше измеряемого напряжения, то нуль-орган дает разрешение на сброс последнего триггера, вызвавшего перекомпенсацию. Если набранная сумма меньше измеряемой величины U_x , то нуль-орган запрещает сброс последнего включенного триггера цифрового регистра.

K концу цикла работы распределителя в исходном состоянии «О» окажутся триггеры тех разрядов, включение которых вызвало перекомпенсацию, а в состоянии «І» будут находиться триггеры разрядов, сумма напряжений которых обеспечила наилучшее приближение к измеряемому сигналу U_{x} .

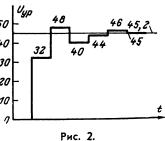
Результирующее напряжение на выходе уравновешивающей цепи при включении n-го двоичного разряда равно:

$$U_{\mathbf{yp}} = \sum_{i=0}^{n-1} x_i \cdot 2^i \Delta U_{\mathbf{yp}},$$

где x_i — коэффициент, равный нулю или единице, в зависимости от результатов сравнения.

Предположим, что $U_x=45,2$ ед., $\Delta U_{yp}=1$, число разрядов n=6. В этом случае схема (рис. 1) работает следующим образом. Первым шагом распределителя включается триггер регистра, соответствующий выходному напряжению уравновешивающей цепи





 $U_{yp} = 2^5 = 32$ ед., затем — триггер, соответствующий напряжению

 $U_{\rm vp} = 2^4 = 16$ и т. л.

Процесс уравновешивания поясняется табл. 1 и рис. 2. Полученный в результате уравновешивания код 101101 является числовым эквивалентом измеряемой величины и в десятичной системе счисления соответствует числу 45.

СЛЕДЯЩЕЕ УРАВНОВЕШИВАНИЕ

Цифровой прибор поразрядного уравновешивания превращается в следящий, если в схеме рис. 1 регистр и распределитель заменить реверсивным счетчиком импульсов. Команды реверсирования выра-

батываются нуль-органом.

Следящие приборы отличаются от приборов циклического действия тем, что после достижения компенсации и срабатывания нульоргана счетчик не возвращается в исходное состояние. При этом установившееся положение счетчика соответствует измеряемой величине в данный момент времени. Прибор отрабатывает изменения входного сигнала; при этом уравновешивающее напряжение меняется вместе с измеряемой величиной U_x .

Уравновешивающая цепь создает напряжение $U_{
m vp}$, соответствующее состоянию реверсивного счетчика импульсов и выходному коду. В зависимости от соотношения $U_x(t)$ и U_{yp} на выходе нульоргана изменяется полярность напряжения. Если $U_x(t) > U_{yp}$, то счетчик включается для прямого счета (суммирования); если

 $U_x(t) < U_{yp}$, то счетчик работает на вычитание.

РАЗВЕРТЫВАЮЩЕЕ УРАВНОВЕШИВАНИЕ

Цифровой прибор поразрядного уравновешивания превращается в прибор с развертывающим уравновешиванием, если в схеме рис. 1 регистр выполнить в виде нереверсивного счетчика импульсов.

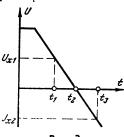


Рис. 3.

Значительное распространение получили также приборы развертывающего уравновешивания с промежуточным преобразованием измеряемой величины во временной интервал. Принцип их действия поясняет рис. 3. В момент t_1 срабатывает один нульорган, в момент t_2 — второй. Интервал времени (t_1, t_2) заполняется импульсами. Их общее количество пропорционально разности $(U_{x1}-U_{x2})$.

На принципе интегрирования сигнала с время-импульсным преобразованием выполняются цифровые приборы, измеряющие среднее значение напряжения за посто-

янный промежуток времени T_{π} (интегрирующие вольтметры). Структурная схема прибора, построенная по этому принципу, представлена на рис. 4.

Схема содержит интегратор с ключами K_1 и K_2 , нуль-орган HO. блок управления, генератор импульсов, ключ K_3 , счетчик с цифровым отсчетным устройством.

Цикл работы прибора состоит из двух тактов. В первом такте ключ K_1 подключает к интегратору измеряемое напряжение $U_x.$

Выходное напряжение интегратора начинает линейно возрастать по закону

$$U_{\text{BMX}}(t) = \frac{1}{RC} \int_{0}^{t_1} U_{\text{BX}}(t) dt.$$

В конце первого такта Т1

$$U_{\text{BMX}}(T_1) = \frac{U_{\text{BX}}T_1}{RC} = \frac{U_{\text{BX}}^{\text{T}}N}{RC},$$

где N — емкость счетчика; f — частота генератора импульсов. Одновременно с началом интегрирования открывается ключ K_s , который пропускает импульсы генератора на счетчик. В момент переполнения счетчика блок управления переключает ключ K_1 , и на

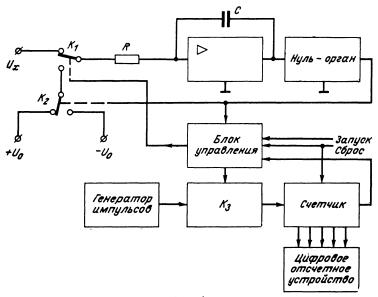


Рис. 4.

интегратор подается эталонное напряжение, имеющее обратную полярность по сравнению с измеряемым. Начиная с этого момента, счетчик снова заполняется импульсами генератора, а напряжение на выходе интегратора линейно уменьшается. Наклон кривой определяется величиной эталонного напряжения:

$$U_{\text{BMX}}(T_1 + \Delta t) = \frac{1U_{\text{BX}}N}{RCf} - \frac{U_{\text{O}}\Delta t}{RC}.$$

В момент $U_{\text{выx}} = 0$ нуль-орган срабатывает и закрывает ключ K_3 . В счетчике оказывается записанным число N_x , которое индицируется цифровым отсчетным устройством:

$$N_{\mathbf{x}} = \frac{U_{\mathbf{B}\mathbf{X}}N}{U_{\mathbf{0}}}.$$

На точность работы такого прибора не влияет плавный уход частоты генератора и параметров RC-интегратора. Кроме того, в силу двухтактного режима работы происходит частичная компенсация погрешности, возникающей за счет нелинейности напряжения на выходе интегратора.

Не менее важным преимуществом метода является высокая помехозащищенность, обусловленная интегрированием измеряемого сигнала. При правильном выборе промежутка T_4 удается в значительной мере ослабить влияние помех.

ЭЛЕМЕНТЫ ЦИФРОВЫХ ПРИБОРОВ

В настоящее время в измерительной технике, особенно в малогабаритных устройствах, все больше используются микроминиатюрные элементы и схемы.

Микроминиатюрные схемы можно разделить на четыре основные группы: схемы, выполненные на базе дискретных элементов уплотненным методом; микромодули; тонкопленочные схемы; полупроводниковые твердые схемы. Наиболее перспективными считаются последние два вида, которые часто объединяют общим названием — интегральные схемы (ИС) [Л. 10—12].

В последнее время получили распространение и гибридные схе-

мы, сочетающие в себе два и более вида указанных схем.

Интегральная схема представляет собой один или несколько функциональных электронных элементов, собранных в виде отдельного прибора. Такая интегральная схема размещается в общем корпусе и заменяет дискретную электронную схему, насчитывающую несколько десятков, а то и сотен транзисторов, диодов, резисторов и т. п. Имея небольшие размеры, массу и потребляя незначительную мощность, ИС в то же время отличаются высокой надежностью, приближающейся к надежности одного транзистора.

Применение интегральных схем в приборах позволяет использовать в качестве элементов не отдельные транзисторы, а целые блоки и резко снижать число используемых элементов и паяных соединений. Это значительно повышает надежность приборов.

ЦИФРОВЫЕ ЛОГИЧЕСКИЕ ИНТЕГРАЛЬНЫЕ СХЕМЫ

Цифровые логические ИС подразделяются на логические схемы на транзисторах с непосредственной связью (НСТЛ), резисторнотранзисторные логические схемы (РТЛ), диодно-транзисторные логические схемы (ДТЛ) и транзисорно-транзисторные логические схемы (ТТЛ). Отдельную группу составляют логические схемы на МОП-транзисторах.

Логические элементы на транзисторах с непосредственной связью НСТЛ просты и содержат небольшое число элементов. Например, элемент НЕ-ИЛИ (рис. 5,a) содержит несколько транзисторов, эмиттеры которых заземлены, а коллекторы присоединены к общему резистору нагрузки. Входные сигналы подаются на базы транзисторов. При наличии сигнала в базе любого транзистора протекает ток, который вызывает насыщение этого транзистора. Это приводит к падению напряжения на объединенных коллекторах до уровня остаточного напряжения насыщенного транзистора. Таким образом, подача положительного сигнала на любой из входов приводит к установлению на выходе напряжения $U_{\rm выx}{\approx}0$.

В НСТЛ-вентиле НЕ-И (рис. 5,6) транзисторы включены последовательно, причем эмиттер нижнего транзистора заземлен, а кол-

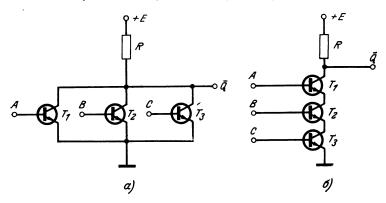


Рис. 5.

лектор верхнего через резистор R подключен к источнику питания. Ток через резистор протекает только в том случае, если все транзисторы находятся в проводящем состоянии.

Эмиттеры транзисторов имеют разные потенциалы, поэтому для отпирания каждого транзистора требуется определенное базовое напряжение. Так, для отпирания транзистора T_2 требуется напряжение $U_2 = U_{6.9} + U_{R.9}$, а для транзистора $T_1 - U_1 = U_{6.9} + 2U_{R.9}$, где $U_{R.9}$ — напряжение коллектор — эмиттер в режиме насыщения.

При объединении нескольких входов из-за разброса параметров базовые токи распределяются неравномерно. Поэтому может случиться, что один из транзисторов будет отперт, а на остальные транзисторы для их полного насыщения тока недостаточно. Для выравнивания токов в базовых цепях транзисторов включают последовательно добавочные резисторы, что приводит к спрямлению и сближению входных характеристик.

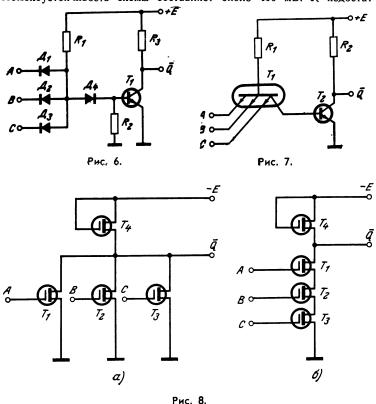
Быстродействие РТЛ-элементов несколько меньше, чем НСТЛ, так как базовый резистор образует с емкостью диода база — эмиттер RC-цепочку, которая вносит дополнительную задержку.

Диодно-транзисторные элементы ДТЛ просты, экономичны, обладают достаточным быстродействием. Типичная диодно-транзисторная логическая схема показана на рис. 6.

Если хотя бы один из входов схемы находится под потенциалом земли, то диод \mathcal{U}_4 заперт и в базу транзистора ток не поступает. Выходное напряжение равно $+U_{\kappa}$. Только в случае, когда

на всех трех входах присутствует 1 и протекает ток через резистор R_1 и диод \mathcal{I}_4 , выходное напряжение $U_{\text{вых}} \approx 0$.

Помехоустойчивость такой схемы определяется напряжением на насыщенных транзисторах и падением напряжения на диоде Д. Помехоустойчивость схемы составляет около 400 мВ. К недостат-



кам схем ДТЛ можно отнести следующее: длительность переднего

фронта импульса относительно велика и зависит от величины $R_{\rm B}$ и емкости нагрузки, что ограничивает быстродействие схемы; помехозащищенность схем не оптимальна; на коллекторном сопротивлении теряется значительная мощность.

Примером удачной реализации возможностей монолитной интегральной техники могут служить схемы ТТЛ. В отличие от ДТЛ-элементов входные диоды здесь заменены входным многоэмиттерным транзистором (рис. 7). В этом случае вместо пассивных элементов используются активные, благодаря чему быстрее удаляются неосновные носители, накопленные в базе выходного транзистора T_2 .

Схема элемента ТТЛ проста и содержит всего четыре компонента. Хорошая помехозащищенность, высокое быстродействие и небольшая потребляемая мощность привели к широкому использованию схем ТТЛ.

Рассмотрим теперь логические схемы на МОП-транзисторах. Полевой транзистор со структурой металл — окисел — полупроводник (МОП) представляет собой прибор, управляемый напряжением.

Таблица 2

Таблица 3

A	В	С	Q	A	В	С	Q
0 0 0 0 1 1 1	0 0 1 1 0 0	0 1 0 1 0 1	1 0 0 0 0 0	0 0 0 0 1 1	0 0 1 1 0 0	0 1 0 1 0 1	1 0 0 0 0 0

МОП-транзистор имеет входное сопротивление 10^{12} — 10^{14} Ом. Сложная интегральная схема со структурой МОП обычно состоит только из МОП-транзисторов и не содержит других элементов. Основными логическими элементами являются элементы НЕ-И и НЕ-ИЛИ.

Схема элемента НЕ-ИЛИ показана на рис. 8, α . Транзисторы T_1 , T_2 , T_3 используются как выходные вентили. Вместо нагрузочного резистора включен транзистор T_4 . Такая замена, помимо снижения рассеиваемой мощности, позволяет значительно сократить площадь подложки.

Работу схемы поясняет табл. 2.

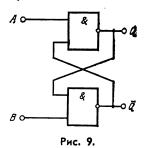
На рис. 8,6 показана схема элемента НЕ-И.

Ток через нагрузочный резистор потечет только в том случае, когда на всех трех входах схемы будут 1. Этот ток вызывает падение выходного напряжения до нуля. Работу схемы поясняет табл. 3.

ТРИГГЕРЫ. СЧЕТЧИКИ

Для построения различных логических схем цифровых приборов широко применяются триггеры. Используя потециальные схемы И-НЕ, как показано на рис. 9, можно построить RS-триггер. Работу несинхронизируемого RS-триггера можно проследить по табл. 4.

		Таблица 4		
t		t+1		
A	В	Q(t+1)		
0 0 1 1	0 1 0 1			



При A=1, B=0 происходит установка триггера в нулевое состояние Q(t+1)=0.

При A=0, B=1 триггер устанавливается в единичное состояние. При A=B=1 триггер сохраняет предыдущее состояние

$$Q(t+1) = Q(t)$$
.

Если A=B=0, то состояние триггера однозначно не определяется и возможно искажение информации, хранимой в триггере. Поэтому такая комбинация входных сигналов не допускается.

Распространенным типом триггера на интегральных логических элементах является универсальный *IK*-триггер. Схема его показана

на рис. 10, а работу поясняет табл. 5.

Сигнал A=1 устанавливает триггер в состояние «1», а сигнал B=1 переводит его в состояние «0» независимо от предыдущего состояния.

В отличие от RS-триггера в IK-триггере 1 может одновременно подаваться на входы A и B. При этом триггер при подаче тактового сигнала T всегда будет изменять свое состояние на противоположное, т. е. при A=B=1 схема ведет себя как триггер со счетным входом.

Схема универсального IK-триггера на МОП-транзисторах показана на рис. 11. В этом триггере резисторы в цепях обратных связей отсутствуют, так как ввиду очень высоких входных сопротивлений транзисторов в них нет необходимости. Вместо нагрузочных резисторов в IK-триггере используются МОП-транзисторы, затворы которых могут быть подключены либо к стокам, либо к отдельному источнику питания.

Транзисторы T_1 — T_4 образуют первый статический триггер, а транзисторы T_5 — T_8 — второй. Соединение триггеров выполняется транзисторами T_9 — T_{10} , T_{12} — T_{13} . Такая ячейка представляет собой

триггер с раздельными входами.

Транзистор T_{11} предназначен для предварительной установки схемы в исходное состояние. Транзисторы T_{14} , T_{15} отделяют триггеры друг от друга. Информация записывается во время тактового импульса. Передача информации из первого триггера во второй происходит только во время паузы. С помощью транзисторов T_{16} , T_{17} схема превращается в универсальный триггер, работу которого можно проследить по табл. 6.

Счетчики на интегральных элементах строятся в основном так же, как и счетчики на дискретных элементах. Некоторые особенности возникают при использовании специальных интегральных триггеров. На рис. 12,а показана схема простейшего счетчика по модулю 8, построенного на интегральных IK-триггерах. Первый триггер счетчика изменяет свое состояние с приходом каждого импульса B, так как на его входы I и K постоянно подано напряжение, соответствующее 1. Последующие триггеры счетчика изменяют свое состояние на противоположное под действием сигнала B только в том случае, если с единичного выхода Q предшествующего триггера на входы I и K подается единичный сигнал. Временная диаграмма работы такого счетчика показана на рис. 12,6.

В качестве примера на рис. 13 показана схема декадного счетчика на *IK*-триггерах, работающего в коде 8-4-2-1. Счетчик содержит четыре триггера и три логические схемы И. Первый триггер изменит свое состояние под действием каждого входного сигнала

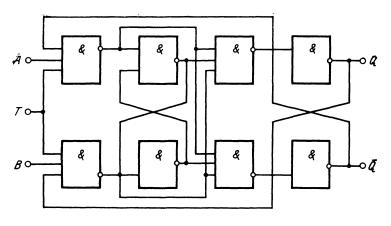


Рис. 10.

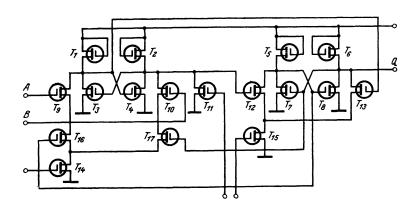


Рис. 11.

Таблица 5

•		t+1		
	A B		Q(t+1)	
	0 0 1 1	0 1 0 1	Q(t) 0 1 $Q(t)$	

Таблица 6

	t+1		
A	В	Q(t+1)	
0 0 1 1	0 1 0	$Q(t)$ 0 1 $\overline{Q}(t)$	

B. Второй триггер сработает под воздействием сигнала B только в том случае, если на вход схемы U_1 подана 1 с выхода \overline{Q}_1 триггера T_1 и с выхода \overline{Q}_4 триггера T_4 . Триггер T_3 работает аналогично от входных сигналов схемы U_2 . Триггер U_4 устанавливается в 0 под воздействием 1 с выхода U_4 , а в 1 — только при подаче сигналов $Q_1,\ Q_2,\ Q_3$ на вход схемы $U_3.$ Работу декадного счетчика поясняет табл. 7.

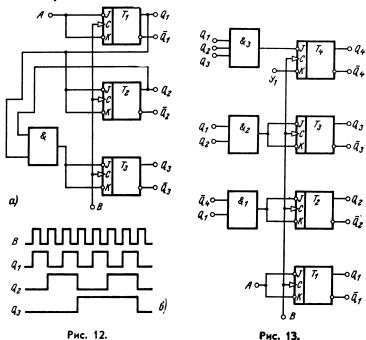


Таблица 7

Q ₁
0 1 0 1 0 1 0 1
0 1 0 1 0 1 0 1 0

УЗЛЫ ЦИФРОВЫХ ПРИБОРОВ

ВХОДНЫЕ ЦЕПИ

Цифровые авометры строятся, как правило, на основе милливольтметра постоянного тока, а ток, сопротивление и напряжение переменного тока преобразуются в напряжение постоянного тока.

Масштабирование напряжения может быть осуществлено с помощью обычного делителя напряжения. Для масштабного преобразования малых постоянных напряжений часто применяют операционный усилитель. В качестве примера рассмотрим такой усилитель (рис. 14).

Операционный усилитель постоянного тока (УПТ) имеет коэффициент при разомкнутой обрагной связи K≥30 000 и полосу пропускания до 10 мГц.

При измерениях постоянного напряжения переключатели B_1 и B_2 устанавливаются в положение

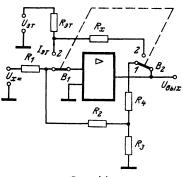


Рис. 14.

I; при этом через резистор течет ток $I_x = U_x/R_1$. Напряжение обратной связи, снимаемое с делителя R_3R_4 , компенсирует этот ток. Благодаря малому дрейфу и большому коэффициенту усиления усилителя его выходное напряжение $U_{\mathrm{B}\,\mathrm{M}\,\mathrm{X}}$ определяется лишь внешними элементами (резисторами):

$$\frac{U_{PMX}}{U_{\pi}} = \frac{R_2}{R_4} \frac{R_3 + R_4}{R_2} + \frac{R_4}{R_1}.$$

Изменение диапазона осуществляется изменением номинала резистора R_1 : на пределе измерений до 100 мВ R_1 =100 кОм, на пределе измерений до 1 В R_1 =1 МОм, на пределе измерений до 10 В R_1 =10 МОм. Все резисторы должны иметь малый температурный коэффициент.

На рис. 15 показана схема масштабирующего усилителя постоянного тока с последовательной обратной связью. Коэффициент усиления такой схемы

$$K=\frac{K_0}{1+K_0\beta},$$

где K_0 — коэффициент усиления УПТ с разомкнутой обратной связью;

$$\beta = \frac{R_2}{R_1 + R_2}.$$

Входной ток схемы состоит из двух составляющих: нулевого тока УПТ $I_{\text{вх0}}$ и тока $I_{\text{вх1}}$, потребляемого усилителем:

$$I_{\text{BX}} = I_{\text{BXO}} + I_{\text{BXI}} = I_{\text{BXO}} + \frac{U_{x}}{R_{\text{BX}}} \frac{1}{1 + K_{0}\beta}.$$

Входное сопротивление схемы в целом определяется уравнением

$$R = R_{BX} (1 + K_0 \beta).$$

Выходное напряжение схемы

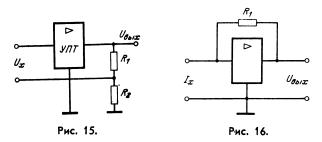
$$U_{\text{BMX}} = (U_x + U_{\text{MP}} + R_{\text{r}}I_{\text{BXO}}) \frac{K_0}{1 + K_0\beta},$$

где $U_{\pi p}$ — напряжение дрейфа и шумов; R_r — сопротивление источника сигнала.

Преобразование малых токов достаточно просто и эффективно может быть выполнено операционным усилителем постоянного тока. Схема преобразователя тока в напряжение приведена на рис. 16. В этом случае выходное напряжение УПТ проп инонально входному току:

$$U_{\text{BMX}} = \left(\frac{1}{4}I_{x} + I_{\text{BXO}} + \frac{U_{\text{BXO}} + \frac{I_{x}R}{K}}{R_{r}}\right)R_{1} + U_{x}p.$$

Измерение сопротивлений может производиться с помощью схемы, показанной на рис. 14. В этом случае переключатели B_1 и B_2 устанавливаются в положение 2. Измеряемое сопротивление включено в цепь обратной связи усилителя. К суммирующей точке усилителя течет ток $I_{\text{эт}}$ через резистор $R_{\text{эт}}$ от источника напряжения



 $U_{ exttt{3-T}}.$ Выходное напряжение в этом случае будет определяться уравнением

$$U_{\text{BMX}} = \left(\frac{U_{\text{ar}} + U_{\text{mp}}}{R_{\text{ar}}} + I_{\text{mp}} + \frac{U_{\text{mp}} + \frac{U_{\text{ar}}R_{x}}{R_{\text{ar}}K_{0}}}{R_{\text{ar}}}\right) R_{x} + U_{\text{mp}}.$$

Изменение диапазона осуществляется переключением резисторов $R_{\rm ar}$.

Непосредственное преобразование переменного тока в постоянный с помощью полупроводниковых выпрямительных диодов применяется редко из-за значительной нелинейности вольт-амперных характеристик диодов и их низкой температурной стабильности. От этих недостатков можно избавиться, использовав схему операционного усилителя (рис. 17). Измеряемое напряжение U_{x} через рези-

стор R_1 поступает в суммирующую точку усилителя. В эту же точку подается напряжение обратной связи, снимаемое с резистора R_3 . Выпрямленный ток на выходе схемы равен:

$$i_{\text{BMX}} = \frac{U_{\text{BX}}K_{0}}{R_{3}\left(1 + \frac{R_{\pi} + R_{1}}{R_{3}} + K_{0}\right)},$$

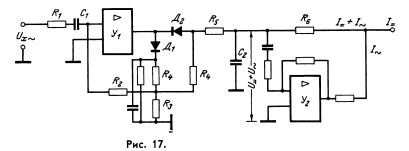
где R_{π} — сопротивление диода в прямом направлении.

При
$$K \gg 1 + \frac{R_4 + R_\pi}{R_3}$$

$$i_{\text{BMX}} = \frac{U_{\text{BX}}}{R_3},$$

так что характеристика схемы имеет линейный характер. Изменяя сопротивление резистора R_3 , можно получить градуировку в действующих, амплитудных или средних значениях (для синусоидальных сигналов).

Выходное напряжение такого выпрямителя, снимаемое с фильтра R_5C_2 , содержит постоянную составляющую $U_=$ с наложенной на нее переменной составляющей U_{\sim} . Через резистор R_6 обе эти составляющие поступают на выход схемы. Параллельно с резистором R_6 включен активный фильтр y_2 . Усилитель y_2 выделяет пере-



менную составляющую U_{\sim} , инвертирует ее и обеспечивает формирование компенсирующего тока. Этот ток компенсирует составляющую I_{\sim} , которая протекает через резистор $R_{\rm B}$.

Поэтому выходной ток I=, пропорциональный измеряемому переменному напряжению $U_{x\sim}$, содержит очень малые пульсации. Входной конденсатор отделяет постоянную составляющую, которая может содержаться в измеряемом сигнале переменного тока. Это позволяет измерять малые переменные напряжения при наличия большой постоянной составляющей.

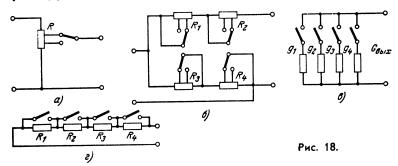
УРАВНОВЕШИВАЮЩИЕ ЦЕПИ

В цифровых приборах, измеряющих напряжение или ток, уравновешивающая цепь состоит из двух основных элементов — источника образцового напряжения и цифрового делителя (системы пас-

сивных элементов, регулирующих напряжение или ток на выходе

схемы) (Л. 1-5].

Цифровой делитель напряжения содержит систему нерегулируемых сопротивлений и систему переключателей. Коэффициент передачи таких делителей может принимать только дискретные значения в интервале от 0 до 1. Некоторые схемы такого рода показаны на рис. 18, a, б.



Коэффициент лередачи делителя с дискретной шкалой определяется уравнением

$$K = \sum_{i=1}^{n} a_i x_i,$$

где x_i — числа, образующие \cdot десятичный код; a_i — весовые коэффициенты; $i-1,2,\ldots,n$; n — число разрядов. Иногда уравновешивающие цепи выполняются в виде многоразрядных магазинов проводимостей и магазинов сопротивлений.

Магазин проводимостей представляет собой двухполюсник,

у которого

$$G_{\text{RMX}} = kG_1$$

где $G_{{\tt B}\,{\tt M}\,{\tt X}}$ — выходная проводимость; G_1 — единичная проводимость; k — коэффициент, зависящий от положения переключателей.

На рис. 18,6 показан магазин проводимостей с двоичной шка-

Магазин сопротивлений описывается уравнением вида $R_{\text{выx}} = kR_1$. Схема двоичного магазина сопротивлений локазана на рис. 18, ϵ .

В качестве переключающих элементов в делителях и магазинах применяются контактные, а чаще бесконтактные ключи.

Вопросы анализа и синте а схем цифровых делителей и возможности их эффективного использования подробно рассмотрены в работе [Л. 14].

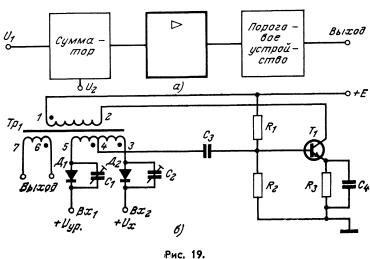
НУЛЬ-ОРГАНЫ

Нуль-орган сравнивает измеряемую и компенсирующую величины в в момент их равенства выдает сигнал в управляющий цифровой автомат. Нуль-орган должен обладать высокой чувствительностью, стабильностью порога срабатывания (низким температурным и вре-

менным дрейфом) и высоким входным сопротивлением.

Обобщенная структурная схема нуль-органа приведена рис. 19,а. Нуль-орган состоит из элементов, выделяющих разность сравниваемых величин и усилителя с пороговым устройством на выходе.

Широкое применение получили регенеративные нуль-органы. При опеределенном входном сигнале значение коэффициента обрат-



ной связи доводится до критического и схема возбуждается. Схемы такого типа рассмотрены, например, в [Л. 5, 7, 15, 16]. Эти схемы наряду с целым рядом положительных качеств обладают одним серьезным недостатком — низким входным сопротивлением.

В [Л. 17] предложена схема диодно-регенеративного нуль-органа, имеющего высокое входное сопротивление — более 100 МОм. Нуль-орган (рис. 19,6) содержит суммирующую цепь с полупроводниковыми диодами \mathcal{A}_1 и \mathcal{A}_2 . Они включены в цепь обратной связи генератора, выполненного на транзисторе T_1 и импульсном трансформаторе с обмотками положительной обратной связи 3—4 и отрицательной обратной связи 4—5.

Для настройки на нулевой порог срабатывания параллельно диодам Π_1 и Π_2 подключены конденсаторы переменной емкости C_1 и С2. Работа нуль-органа основана на явлении изменения емкости р-п перехода диода, включенного в обратном направлении по отно-

шению к полярности сравниваемых напряжений.

Пока уравновешивающее напряжение, подаваемое на Bx_1 , меньше измеряемого, подаваемого на Bx_2 , емкость диода \mathcal{A}_2 в цепи отрицательной обратной связи больше емкости диода \mathcal{I}_1 в цепи положительной обратной связи. В результате напряжение отрицательной обратной связи больше и генерация отсутствует.

В момент равенства сравниваемых напряжений емкость диода \mathcal{L}_1 становится больше емкости диода \mathcal{L}_2 . В результате увеличивается напряжение положительной обратной связи и возникают автоколебания.

Такая схема имеет высокое входное сопротивление (порядка 10^8 Ом), что позволяет создавать приборы для измерения в высокоомных цепях.

Для повышения чувствительности нуль-органов применяют уси лители постоянного тока. УПТ с гальваническими связями обладают высоким быстродействием и большой нагрузочной способностью, но

имеют сравнительно большой дрейф нуля.

Повышение стабильности УПТ с дифференциальным входом достигается подбором транзисторов с одинаковыми коэффициентами усиления и одинаковыми температурными характеристиками. Тщательно подобранные кремниевые транзисторы обеспечивают в дифференциальной схеме температурный дрейф 100 мкВ на 1°С. Следует отметить, что даже в случае работы с хорошо подобранными транзисторами ничтожная разность температур их переходов (0,001°С) может привести к смещению нуля усилителя на 20 мкВ.

Современные достижения микроэлектроники позволяют изготовлять дифференциальные УПТ в одном кристалле полупроводника, что обеспечивает их высокие характеристики и малые габариты. Такие усилители обладают неоспоримыми преимуществами перед ана-

логичными схемами на дискретных элементах.

Прежде всего идентичность параметров транзисторов достигается автоматически при изготовлении интегральной монолитной схемы. Кроме того, все элементы усилителя выполнены в одном кристалле, следовательно, работают в одинаковом температурном режигме, что не только снижает габариты усилителя, но и позволяет получать характеристики значительно лучше, чем у обычных УПТ; на транзисторах.

Практическая схема нуль-органа на интегральных микросхемах,

рассмотренная в [Л. 18], имеет дрейф нуля меньше 30 мкВ.

Учитывая специфику работы цифровых приборов, дрейф от саморазогрева транзисторов в УПТ с гальваническими связями можно существенно снизить, используя импульсную работу усилителя постоянного тока [Л. 19—20].

Упрощенная схема входного каскада нуль-органа изображена на рис. 20. Ключи K_1 и K_2 обеспечивают импульеную работу усилителя. При замкнутом ключе K_1 и разомкнутом K_2 на нуль-орган подается напряжение питания.

Величины дрейфа, входного сопротивления и коэффициента усиления такого каскада взаимосвязаны через эмиттерный ток, который

в данном случае выбран равным 100 мкА.

Импульсный режим работы позволяет сократить в несколько раздрейф нуля УПТ путем снижения средней мощности и времени нахождения транзисторов в усилительном режиме. Кроме того, такой режим работы повышает помехоустойчивость и снижает уровень низкочастотных составляющих шума, что позволяет расширить диапазон усиления в области слабых сигналов.

В исходном состоянии питание усилителя отключено и температура переходов транзисторов одинакова. На время модулирующего импульса на переходах транзисторов выделяется различная мощность в зависимости от разности входных сигналов и индивидуальных свойств транзисторов, что приводит к различному разогреву

переходов и возникновению дрейфа. После окончания модулирующего импульса транзисторы охлаждаются. При этом разность температур переходов и вызванный этой разностью дрейф уменьшаются с постоянной времени, обусловленной конкретными конструктивными и технологическими особенностями транзисторов. Установившееся значение дрейфа равно:

$$U_{\mathtt{mp}} = U_{\mathtt{mpo}} \frac{e^{T_{\mathtt{m}}/\tau}}{e^{T_{\mathtt{m}}/\tau} e^{T_{\mathtt{m}}/\tau} - 1},$$

где т — тепловая постоянная времени дифференциального усилителя; $T_{\rm n}$ — длительность модулирующего импульса; $T_{\rm n}$ — длительность паузы; $U_{\rm др0}$ — дрейф усилителя в режиме непрерывного питания.

При
$$T_{\rm H} \ll \tau$$
, $T_{\rm H} \approx T_{\rm H}$
$$U_{\rm MP} \approx U_{\rm MP0} \frac{T_{\rm H}/\tau}{(1 + T_{\rm H}/\tau) (1 + T_{\rm H}/\tau) - 1} = U_{\rm MP0} \frac{1}{S + T_{\rm H}/\tau},$$

где $S = T_{\pi} - T_{\pi}/T_{\pi}$ — скважность модулирующих импульсов.

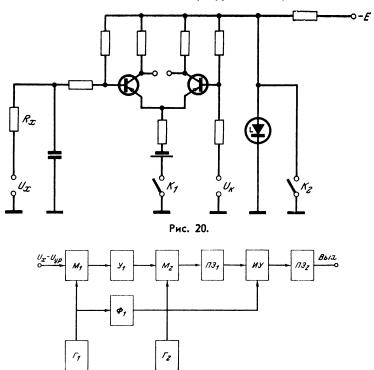


Рис. 21.

Следовательно, дрейф модулированного усилителя снижается в $(S+T_{\pi}/\tau)$ раз.

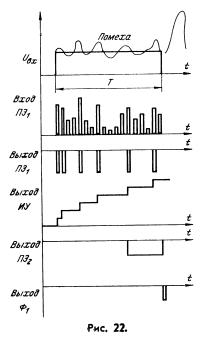
Создание цифровых приборов с высокой разрешающей способностью во многом зависит от помехоустойчивости нуль-органа.

Одним из путей решения этой задачи является использование специальных малошумящих элементов. Но это приводит к значительному увеличению стоимости прибора.

Второй путь — использование метода накопления, но при этом резко снижается быстродействие. Практически время одного измерения составляет несколько секунд.

Структурная схема нуль-органа, работающего по методу накопления [Л. 21, 22], показана на рис. 21.

Для повышения помехоустойчивости в схему нуль-органа введен модулятор M_2 , управляемый от генератора высокой частоты Γ_2 и включенный между усилителем V и пороговым элементом M_1 . Такой нуль-орган вместо усреднения сигналов модулятора M_1 в течение нескольких периодов управляющего генератора Γ_1 производит усреднение импульсов, полученных в результате дополнительного



модулирования импульсами высокой частоты сигнала с модулятора M_1 . Диаграмма работы дана на рис. 22.

В общом опитов о

В общем случае сигнал на входе нуль-органа представляет собой сумму полезного сигнала ΔU_i (разность $U_x - U_{yp}$ измеряемого и уравновешивающего напряжений) и помехи:

$$X(t) = \Delta U_i + \varepsilon(t).$$

Этот сигнал модулируется модулятором M_1 с частотой f_1 , равной 50 Γ Ц, и усиливается усилителем переменного тока \mathcal{Y}_1 . После амплитудно-импульсной модуляции сигнала X(t) на выходе усилителя \mathcal{Y}_1 получается n-1 отсчетов мгновенных значений функции X(t), где $n-1=t_{\rm M}/f_1$; $t_{\rm M}$ — время модуляции.

Функция X(t) представляет собой сумму полезного сигнала ΔU_i и некоторой случайной номехи $\varepsilon(t)$. Если сигнал X_i подать на вход порогового элемента, порог срабатывания которого близок к ве-

личине полезного сигнала, то срабатывание последнего будет носить случайный характер; при этом абсолютная погрешность сравнения может достигать максимальной величины помехи. Для получения достоверной оценки значения полезного сигнала ΔU_i необходимо провести большое количество отсчетов, что в обычных нульорганах приводит к увеличению времени сравнения.

В рассматриваемой схеме этот недостаток устранен тем, что сигнал $X_i(t)$ с выхода усилителя Y_i еще раз модулируется импульсами высокой частоты f_2 . На входе порогового элемента $\Pi \mathcal{G}_1$ вместо одного отсчета X_i получается n_2 отсчетов мгновенных значений сигна-

ла X_i , где $n_2 = t_{\tt M} f_2$, $t_{\tt M} -$ длительность отсчета.

Полученные n_2 отсчеты поступают на вход порогового элемента $\Pi \mathfrak{I}_1$ в течение времени $t_{\mathbf{R}}$. Если число срабатываний порогового элемента $\Pi oldsymbol{artheta}_1$ за время $t_{\mathtt{m}}$ равно или больше ${\mathtt{0,5}}\,{n_{\mathtt{2}}},$ то полезный сигнал ΔU_i равен или больше порога срабатывания порогового элемента. Такой нуль-орган увеличивает отношение сигнал/шум в n_2 раз или уменьшает среднеквадратичную погрешность в $V\overline{n_2}$ раз.

Частота модуляции f_2 выбирается исходя из требуемого соотношения сигнал/шум или необходимой среднеквадратичной погреш-

ности.

Определение количества срабатываний порогового элемента $\Pi \partial_1$ за время $t_{\rm M}$ осуществляется интегрирующим устройством (HY), основанным на преобразовании числа импульсов в напряжение. На выходе интегрирующего устройства включен пороговый элемент $\Pi \partial_{\mathbf{z}_1}$ который срабатывает или нет в зависимости от выходного напряжения *ИУ*.

Построенный по такой схеме нуль-орган [Л. 21] обладал следующими характеристиками: порог чувствительности 3—5 мкВ; входное сопротивление 100 кОм; длительность одного сравнения 20 мс;

частота вторичной модуляции 20 кГц.

УПРАВЛЯЮЩИЕ ЦИФРОВЫЕ АВТОМАТЫ

Управляющий цифровой автомат в общем случае представляет собой преобразователь, входными и выходными сигналами которого служат цифровые коды.

вертывающем он принудительно устанавливается в начальное поло-

В приборах развертывающего и следящего уравновешивания цифровые автоматы выполняются в виде счетчиков импульсов, причем в следящем приборе счетчик должен быть реверсивным, а в раз-

жение.

Управляющий цифровой автомат для приборов поразрядного уравновешивания можно назвать развертывающим регистром [Л. 23]. Бесконтактный резвертывающий регистр показан на рис. 23. Схема содержит распределитель RG, регистр $T_1 - T_3$ и схемы совпадения H_1 и H_2 . Триггеры регистра управляют работой ключей K_1 и K_2 (ключи уравновешивающей цепи). Каждый триггер регистра T_1 — T_3 имеет по два входа. По входу S триггеры по очереди устанавливаются в состояние 1 импульсами распределителя. На вход R поступает импульс сброса для тех разрядов, в которых должен быть записан 0.

В случае использования в регистре запоминающих ячеек с одним входом схема несколько видоизменяется. В этом случае импульсы установки в состояние «1» и сброса в состояние «0» должны иметь противоположную полярность, что осуществляется дифференцированием прямоугольных импульсов, выдаваемых регистром.

Рассмотренная схема управляющего цифрового автомата содержит в каждом разряде две запоминающие ячейки (в распределителе и в регистре). Такой цифровой автомат при n разрядах имеет 2^{2n}

устойчивых состояний; одноразрядная ячейка имеет четыре состояния.

Как показано в [Л. 23], можно построить экономичные схемы развертывающих регистров, в которых одноразрядные запоминающие ячейки будут иметь не более двух устойчивых состояний. При этом они требуют минимальное количество усилительных элементов, а все остальные элементы схемы могут быть выполнены средствами пленочной микроэлектроники.

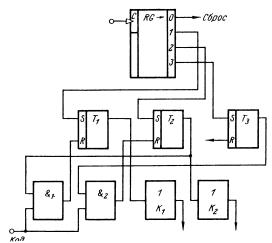


Рис. 23.

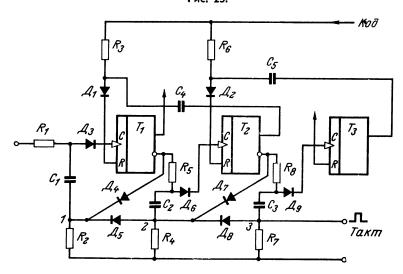


Рис. 24.

В качестве примера рассмотрим схему транзисторного развертывающего регистра с минимальным числом транзисторов $\{J. 23, 24\}$. Схема рис. 24 содержит регистр на триггерах $T_1 - T_3$ и емкостные клапаны, включающие диоды \mathcal{A}_1 и \mathcal{A}_2 и предназначенные для передачи кодовых импульсов. Роль распределителя тактовых импульсов выполняет пассивная диодно-емкостная цепь, работающая совместно с триггерами регистра. В состав этой цепи входит набор импульсных емкостных клапанов, связывающих вход каждого триггера с выходом предыдущего. Через конденсаторы $C_1 - C_3$ на входы триггеров поступают тактовые импульсы. Диодно-резисторные ячейки \mathcal{A}_4 , \mathcal{A}_5 , \mathcal{A}_7 , \mathcal{A}_8 , \mathcal{A}_9 не позволяют тактовому импульсу распространяться левее самого правого из возбужденчых триггеров.

Выходные сигналы триггеров поступают в цепь коммутации тактовых импульсов и в цепь коммутации кодовых импульсов, но снимаются они с одного выхода триггера, поэтому в схеме можно использовать как симметричные, так и несимметричные триггеры.

Первый тактовый импульс положительной полярности через диоды поступает на входы всех емкостных клапанов. При этом возбуждается только первый триггер, поскольку емкостные клапаны на входах всех остальных триггеров находятся в состоянии «запрет». На резистор R_1 подается постоянный резрешающий потенциал.

Второй тактовый импульс поступит на все емкостные клапаны, кроме первого, так как с выхода первого триггера через диод Дь поступает положительный лотенциал, третий тактовый импульс дойдет только до точки 3, поскольку его движению будет препятствовать положительный потенциал в точке 2, и т. д.

Кодовые импульсы подаются на входы R триггеров. Триггер сбрасывается в момент возбуждения следующего триггера в том случае, если в данном такте на кодовую шину поступил положительный подготавливающий импульс.

ЦИФРОВЫЕ ОТСЧЕТНЫЕ УСТРОЙСТВА

Самыми распространенными приборами для индикации результатов измерения являются газонаполненные индикаторные лампы (ИН-8, ИН-12 и др.). Эти индикаторы описаны достаточно подробно в литературе, потому здесь они не рассматриваются. Экономические схемы управления газонаполненными индикаторными лампами также описаны (например, [Л. 28]).

Значительное распространение получили люминесцентные индикаторные табло. Однако из-за высоких питающих напряжений эти элементы в малогабаритных измерительных приборах не нашли применения и в основном используются на щитах, в электронных вычислительных машинах и стационарной измерительной аппаратуре.

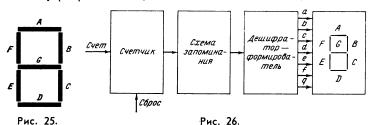
Рассмотрим некоторые индикаторные устройства, являющиеся более перспективными с точки зрения надежности, габаритов и хорошей стыковки с микроэлектронными элементами управления индикаторами.

Индикаторы на световых диодах. Наиболее простой реализацией является семиэлементный индикатор (рис. 25). В некоторых индикаторах элементы могут набираться из отдельных линейных излучающих светодиодов (СИД), размещенных на подложке с общим

диодом. Каждая цифра изготовляется в виде отдельного модуля [Л. 26].

При использовании модулей автономно схема управления индикацией содержит дешифратор-формирователь, схему запоминания и десятичный счетчик (рис. 26). Однако в цифровых приборах, как правило, используется несколько знаковых модулей. В этом случае рашионально объединить схемы управления индикаторами. Управление может осуществляться путем стробирования при поочередном возбуждении анодов и параллельном возбуждении катодов. На рис. 27 показана одна из возможных схем управления группой знаковых индикаторов.

Здесь все CИД-элементы A во всех разрядах имеют общий катодный формирователь T_7 , все CИД-элементы B общий катодный



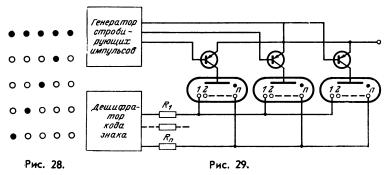
Анодный формирователь *Цифра 1* На катоды T_{7} Схема E *T*₆ *выборки* знака С *T*5 D T4 E I_3 F G Схема выборки СИД элемента

Рис. 27.

формирователь T_6 и т. д. Анодный формирователь является общим для всех СИД-элементов данного модуля (одного разряда).

Формирователи должны пропускать большие пиковые токи. В случае n-разрядного табло величина пикового тока должна быть примерно в n раз больше величины постоянного тока, необходимого для нормального освещения СИД-элементов. Однако без заметного снижения яркости свечения в табло можно применить 6-8 знаков.

Пусть, например, нам необходимо изобразить на цифровом табло число 842. Индикация будет осуществляться следующим образом. На катоды всех СИД-элементов табло поступит сигнал возбуждения цифры 8, т. е. элементов A, B, C, D, E. В это же время на анод первого старшего разряда поступит сигнал возбуждения — высвечивается цифра 8 в старшем разряде. В следующий момент подключа-



ется второй анодный формирователь, а на катоды табло подаются сигналы для возбуждения СИД-элементов F, B, G, C, третьим тактом в следующем разряде высвечиваются СИД-элементы A, B, D, E и G. Таким образом может осуществляться индикация и большего числа разрядов.

Чтобы обеспечить индикацию изображаемого числа без мельканий, каждый знак числа должен высвечиваться примерно 50 раз в секунду. В общем случае для n-разрядного табло частота строби-

рования должна быть 50п.

Матричные индикаторы на газоразрядных лампах. Известен ряд вариантов матричных индикаторов. Рассмотрим наиболее простые из них. На рис 28 показан газоразрядный индикатор с точечным матричным растром, который позволяет воспроизводить все буквенно-цифровые знаки. Каждый знак образуется с помощью матрицы 5×7. Светящиеся точки расположены в одной плоскости, что позволяет наблюдать изображение при больших отклонениях от оптической оси.

Матричные индикаторы имеют небольшие размеры и плоскую форму. 35-точечный газоразрядный модуль формы Mullard имеет высоту около 13 мм, ширину 12 мм без учета выступающих выводов и толщину около 5 мм. Размеры воспроизводимого индикатором знака 9,75×6,75 мм [Л. 27]. Модуль заполняется смесью неона с аргоном под давлением ниже атмосферного и герметизируется. Выбор пужного знака в матричном модуле осуществляется соответствующим выбором комбинации катодов. Напряжение зажигания

для 35-точечной матрицы составляет примерно 200 В при разбросе в пределах ±15 В. Напряжение горения 130 В при токе 150 мкА.

Схема управления индикаторами может иметь вид, показанный на рис. 29. В момент зажигания катодов перепад напряжения достигает 100 В.

Если в схеме дешифрации и управления использовать МОПтранзисторы, то можно обойтись без резисторов. Эти транзисторы могут служить регуляторами катодного тока.

Расшифрованное десятичное число подается одновременно на катоды всех индикаторов табло. Стробирование обеспечивает син-

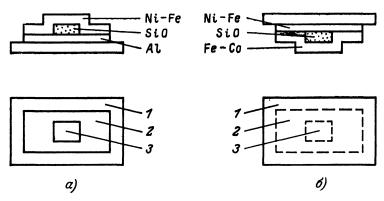


Рис. 30.

хронную работу схемы. Подача импульса анодного питания строго синхронизирована с моментом возбуждения католов в соответствующем разряде.

Магнитооптические тонкопленочные индикаторы. В последнее время проводятся работы по созданию магнитооптических индикаторных элементов на тонких магнитных пленках. Здесь описывается индикаторный элемент, действие которого основано на использовании магнитооптического эффекта Керра (зависимости отражающей способности магнитной пленки от намагниченности).

На рис. 30,a,6 показаны два типа индикаторных элементов. 1— стеклянная подложка; 2— магнитная пленка с большой коэрцитивной силой; 3— магнитная пленка с малой коэрцитивной силой. У индикатора (рис. 30,6) свечение наблюдается через стеклянную подложку.

Для воспроизведения десятичных цифр пленка SiO напыляется в форме семи прямоугольников (рис. 25). Размеры цифр 3,6×1,0 мм. Импульсы тока для возбуждения соответствующих элементов индикатора подаются через проводящие пленочные электроды.

Возбужденный элемент наблюдается в виде темного пятна на

светлом фоне. Контрастность изображения 1:3.

Магнитная пленка с малой коэрцитивной силой перемагничивается импульсами тока 300 мА и длительностью 1 мкс. Изображение наблюдается при освещении индикатора ртутной лампой. Информация стирается импульсом тока обратной полярности.

Индикаторы типа Ф207. Серия индикаторов типа Ф207 выполнена на интегральных микросхемах и газоразрядных индикаторных лампах. Они имеют большую функциональную гибкость и хорошие эксплуатационные характеристики (высокую надежность, малые га-

бариты и массу) [Л. 25].

Конструктивно индикаторы типа Ф207 представляют собой функционально законченные блоки (рис. 31). Они позволяют комплектовать многоразрядные счетчики импульсов с памятью и индикацией, регистры памяти и узлы индикации. Внешние соединения индикаторов осуществляются с помощью разъемов. В качестве базовых эле-

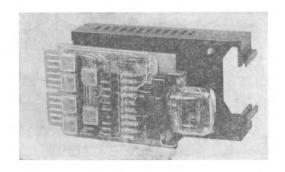


Рис. 31.

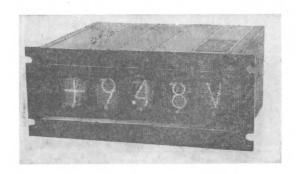


Рис. 32.

ментов использованы потенциальные интегральные микросхемы 2ТК171 (универсальный триггер), 2ТР171 (триггер с раздельным входом), 2НТ171 (транзисторная сборка), 2ЛП173 (диодная сборка) [Л. 29]. Внешний вид скомплектованного пятиразрядного индикатора показан на рис. 32.

В зависимости от схемного решения индикаторы Ф207 разбиты

на четыре группы:

1) универсальный индикатор (УИ) — Ф207А;

2) индикатор с непосредственным управлением — Ф207Б;

- 3) двоично-десятичный регистр памяти (РП) Ф207В;
- 4) индикатор со сквозным управлением (ЦИ) Ф2071. Универсальный индикатор Ф207A (рис. 33) может работать в следующих режимах:

режиме последовательного ввода информации (счет импульсов с частотой до 2 мГц, хранение и индикация подсчитанного числа импульсов, выдача результата на внешние устройства в двоично-десятичном коде 8-4-2-1);

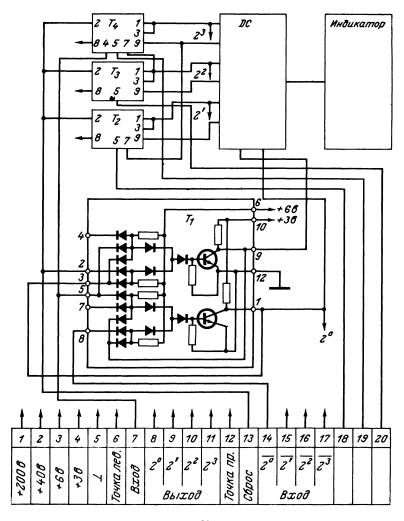


Рис. 33.

режиме параллельного ввода информации (ввод информации в параллельном инвертированном коде 8-4-2-1, хранение и индикация введенного числа, выдача результата в коде 8-4-2-1);

в режиме сброса по внешнему сигналу.

Во втором режиме используются двоично-десятичный регистр памяти, дешифратор и индикаторная лампа. Для получения этого режима на разъеме следует сделать соответствующие переключения. Универсальные триггеры 2ТК171А(Б) позволяют реализовать как

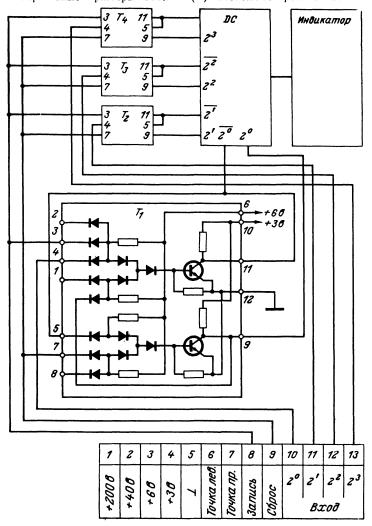


Рис. 34.

счетчик, так и узел памяти с параллельной записью информации на одних и тех же элементах. Особенностью микросхемы 2ТК171А(Б) является то, что число записывается подачей 0 на вход 8, причем счетный вход 5 подключен к шине «земля». Поэтому для записи необходим инвертированный двоично-десятичный код, 8-4-2-1.

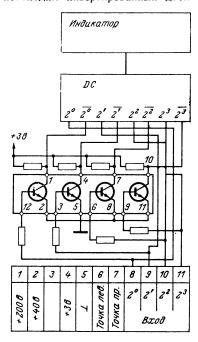


Рис. 35.

В третьем режиме сброс УИ в нулевое состояние осуществляется подачей 0 на шину «сброс» или на вход 2 триггера 2ТК171.

Двоично-десятичный регистр памяти (Ф207В) (рис. 34) предназначен для хранения, выдачи в коде 8-4-2-1 и индикации полученной информации. Он может работать в двух режимах:

запись информации по команде;

стирание информации по команде.

Регистр памяти состоит из узла памяти (УП), дешифратора (DC) и индикатора. Узел памяти содержит четыре триггера с раздельными входами 2ТР171А(Б). Запись информации на тритгере осуществляется положительными импульсами по входам 2, 3, 4 (установка 1) и 7, 8 (установка 0). производится отрица-Сброс тельным перепадом на входе 1. Максимальная частота записи 3 мГц. Стирание информации осуществляется подачей 1 на шину сброса. Одновременная подача команд «Сброс» и «За-

пись» запрещена, так как нарушается работа триггеров. Цифровой индикатор со сквозным управлением Ф207Г (рис. 35) предназначен для индикации, представленной в потенциальном двоично-десятичном коде 8-4-2-1, и состоит из узла инверторов, DC и индикатора Узел инверторов необходим для работы DC и реализуется на одной интегральной микросхеме 2HT171. Индикатор с непосредственным управлением Ф207Б (рис. 35) для каждого символа индикаторной лампы имеет высоковольтный ключ.

Для повышения долговечности и снижения потребляемой мощности анодное питание во всех рассмотренных разновидностях можно сделать импульсным. Мощность, потребляемая индикатором, снизится при этом до 0,3—0,4 Вт.

ИСТОЧНИКИ ПИТАНИЯ

Питание цифровых авометров может осуществляться как от сети 220 В, 50 Гц, так и от встроенных в прибор низковольтных источников постоянного тока. Возможно и комбинированное питание.

При питании цепей авометра от низковольтных источников не обходим преобразователь напряжения. Как правило, это преобразователь на транзисторах или на туннельных диодах. Он повышает напряжение от 2—30 В до нескольких сотен и тысяч вольт.

Одной из основных частей транзисторного преобразователя является генератор с самовозбуждением, преобразующий напряжение первичного источника питания в переменное напряжение. Создаваемое генератором переменное напряжение выпрямляется диодама, а пульсации сглаживаются фильтром. На частотах свыше 1 кГц в качестве сглаживающих желательно применять бумажные или металлобумажные конденсаторы.

При напряжениях первичного источника до 10 В коэффициент полезного действия таких преобразователей составляет 0,6—0,7, а

при напряжениях до 30 В — 0.75—0.9.

Если цепи прибора потребляют незначительную мощность, можно выбрать схему с однотактным генератором. Такой преобразователь может быть построен как по схеме с общим эмиттером, так и по схеме с общим коллектором. При низких напряжениях первиного источника питания (до 6 В) целесообразно строить схемы с общим коллектором; при более высоких — с общим эмиттером.

На рис. 36 показан преобразователь с однотактным генератором по схеме с общим коллектором. Транзистор периодически меняет

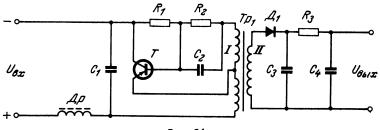


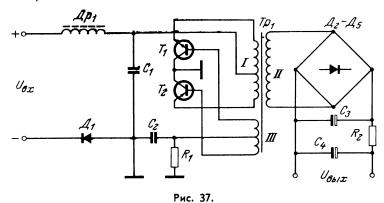
Рис. 36.

состояние («отперт» на «заперт»). При этом в обмотке II наводится э. д. с. при переходе транзистора в любое состояние. Переменное напряжение на обмотке II выпрямляется диодом \mathcal{I}_1 . Конденсатор C_3 снижает выбросы напряжений на обмотках в момент перехода транзистора в состояние «заперт». С точки эрения энергетических соотношений лучше использовать период, когда транзистор переходит в состояние «отперт». Лучший к. п. д. будет в том случае, если в состоянии «отперт» транзистор будет находиться несколько больше половины периода.

Для приборов со значительным потреблением преобразователи постоянного напряжения целесообразно строить на базе двухтактных генераторов с самовозбуждением (рис. 37). В каждый момент времени один транзистор находится в состоянии «отперт». Трансформатор является суммирующим элементом. В обмотке ІІ наводится переменная э. д. с. Полученное переменное напряжение выпрямляется однофазной мостовой схемой и сглаживается П-образным фильтром. Во входной цепи также поставлен фильтр для исключения пульсаций входного напряжения. Для предотвращения выхода из

строя из-за неправильного подключения первичных источников постоянного тока во входной цепи преобразователя поставлен диод \mathcal{L}_1 .

Для стабилизации выходных напряжений обычно используются полупроводниковые стабилитроны. Характеристики некоторых из них приведены в табл. 8.



При необходимости получить стабилизированное напряжение меньше, чем указано в таблице, можно включить диоды в прямом направлении. Исходя из расчета 0,7—0,8 В на один диод, соединяют

Таблица 8

Тип прибоора	<i>U</i> _{c∓} , B	R _д , Ом	I _{cr} , MA	Iст.мажс при 25°C, мА	CT.MER'
КС133A КС147A КС168A Д808 Д813 Д816B	3—3,7 4,1—5,2 6,1—7,5 7—8,5 11—13 28—38	65 56 28 6 18	10 10 10 5 5	80 58 45 33 20 150	3 3 1 1
Д817Б Д818Г	58—78 8	60 18	50 10	75 33	5 3

необходимое количество диодов последовательно. Величина тока через диод при этом должна быть в пределах 5—20 мА.

Полупроводниковые стабилизаторы работают эффективно тогда когда ток нагрузки $I_{\rm H}$ меньше тока, протекающего через стабилизирующий диод. Но для обеспечения хорошей стабильности напряжения на нагрузке и снижения динамического сопротивления диодов этот ток должен быть для диодов Д808—Д813 и Д814А—Д814Д не менее 4—5 мА, для диодов Д817—10—17 мА, для диодов Д816—20—30 мА.

На рис. 38 показана отдельно схема стабилизатора с полупроводниковым опорным диодом.

На рис. 39, 40 показаны два компенсационных стабилизатора:

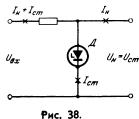
параллельный и последовательный.

На рис. 39 стабилитрон $\mathcal I$ является опорным элементом, а транзистор T — сравнивающим и регулирующим элементом. В общем случае (рис. 40) в качестве опорного элемента можно использовать

электрохимические элементы, аккумуля-

торы и т. п.

В схеме рис. 39 напряжение U_{Bx} подается через балластное сопротивление R_6 . Выходное напряжение U_B сравнивается с опорным U_0 . Разность напряжений прикладывается к переходу эмиттер — база $U_{2.6}$. Увеличение U_{Bx} или снижение нагрузки приведет к повышению напряжения U_B . В этом случае напряжение $U_{2.6}$ увеличится и транзистор T приоткроется. Эмиттерный ток через транзистор увеличится: увеличится па



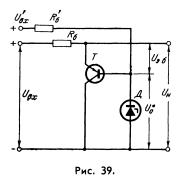
транзистор увеличится; увеличится падение напряжения на R_6 . а напряжение на выходе уменьшится.

В схеме рис. 40 напряжение $U_{\rm H}$ определяется как разность между опорным и напряжением на переходе эмиттер — база $U_{\rm a.6}$:

$$U_{\rm H} = U_{\rm o} - U_{\rm o.6} \approx U_{\rm o.}$$

Другими словами, напряжение на выходе стабилизатора почти равно опорному напряжению.

Стабилизатор по схеме рис. 40 работает следующим образом. При возрастании $U_{\rm H}$ уменьшается напряжение $U_{\rm 3.6}$ и транзистор



запирается. При этом увеличивается напряжение на переходе коллектор — эмиттер, а напряжение на выходе уменьшается до номи-

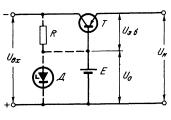


Рис. 40.

нального. При уменьшении $U_{\rm H}$ все происходит наоборот. Но в любом случае на переходе эмиттер — коллектор падает напряжение

$$U_{\rm T} = U_{\rm BX} - U_{\rm H}$$

Во избежание пробоя транзистора напряжение $U_{\rm T}$ не должно превышать допустимого для данного типа транзистора:

$$U_{\text{T.Marc}} \leq U_{\text{3 K.Marc.}}$$

Однако для обеспечения нормальной работы стабилизатора $U_{\rm T}$ не должно также быть меньше папряжения насыщения $U_{\rm 0.K.M.H.H.}$

Таким образом, в стабилизаторе данного типа должно выполняться условие

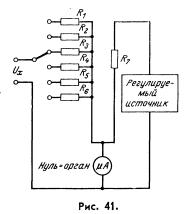
 $U_{\kappa,\mathfrak{d},\mathfrak{M}\mathfrak{H}\mathfrak{H}} \leqslant U_{\mathfrak{T}} \leqslant U_{\mathfrak{d},\kappa,\mathfrak{M}\mathfrak{a}\mathfrak{k}\mathfrak{C}}$

Более подробные сведения по расчету стабилизаторов, а также по расчету трансформаторов, выпрямителей и фильтров читатель может найти в [Л. 30].

ПРОМЫШЛЕННЫЕ И ОПЫТНЫЕ ОБРАЗЦЫ АВОМЕТРОВ

ABOMETP C PYHLIM YPABHOREILINBAHNEM

Принцип действия прибора с ручным уравновешиванием показан на рис. 41. Входной переключатель с резисторами R_1 — R_6 служит для расширения пределов измерения прибора. В качестве нуль-



органа использован стрелочный микроамперметр с нулем посредине шкалы (50—0—50).

Регулируемый источник уравновешивающего напряжения через резистор R_7 соединен с нуль-органом. Неизвестное напряжение U_x , приложенное к нуль-органу через один из резисторов R_1 — R_6 , создает ток, который отклоняет стрелку микроамперметра. Уравовешивающий источник создает ток противоположной полярности.

Схема простого цифрового вольтметра, построенного по такому принципу, показана на рис. 42 [Л. 31]. В качестве нуль-органа применен микроамперметр с усилителем. Уравновешивающее напряжение регулируется многообо-

ротным потенциометром R_8 . Потенциометр имеет циферблат, кото-

рый индицирует положение движка в цифрах.

Схема содержит переключатель пределов измерения B_1 с резисторами R_1 — R_6 , источник олорного (базисного) напряжения (батарея E), многооборотный потенциометр R_8 , усилитель переменного тока (T_2 — T_3) с модулятором (T_1) на входе и демодулятором на выходе (T_4).

Измеряемое напряжение U_x поступает на один из резисторов R_1 — R_8 . Уравновешивающее напряжение снимается с калиброванного потенциометра R_8 . Сигнал разбаланса поступает на эмиттер

транзистора T_1 (вход модулятора).

База транзистора T_1 подключена к обмотке трансформатора Tp_1 . Во время положительной полуволны напряжения на базе транзистор T_1 открыт и потенциал его эмиттера равен потенциалу коллектора, т. е. нулю. Во время отрицательной полуволны этот транзистор закрыт и разность напряжений $\Delta U = U_x - U_{on}$ через конденсатор C_1 поступает на вход усилителя (база T_2). В результате на

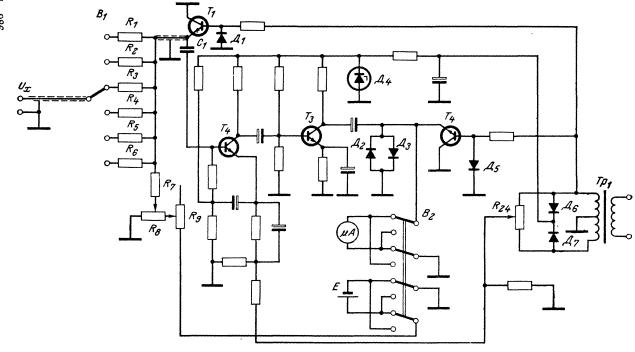
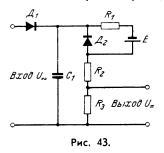


Рис. 42.

37

входе усилителя лействует пульсирующее напряжение. Это напряжение усиливается усилителем $T_2 - T_3$ и поступает на эмиттер транзистора T_4 (демодулятор). Транзистор T_4 работает как синхронный детектор. Средний ток через микроамперметр пропорционален нагряжению разбаланса ΔU .

Если выходной сигнал усилителя находится в фазе с напряжением на базе транзистора T_4 , то средний ток имеет одну полярность,



если же напряжение на базе транзистора T_4 в противофазе с выходным сигналом, то полярность другая.

Германиевые диоды \mathcal{A}_2 , \mathcal{A}_3 ограничивают максимальный ток через микроамперметр при разбалансе и предохраняют его от перегрузки.

Вращением ручки потенциометра R_8 оператор устанавливает стрелку микроамперметра на нуль. В этот момент показания отсчетного устройства, механически связанного с потенциометром R_8 , соответствуют величине измеряемого напряжения. При

изменении полярности измеряемого напряжения переключают зажи-

мы батареи E.

Стабилитрон \mathcal{I}_4 предназначен не столько для стабилизации напряжения питания, сколько для сглаживания пульсаций и может быть заменен конденсатором емкостью 2000 мкФ. Десятиоборотный потенциометр R_8 может иметь допуск на сопротивление $\pm 5\%$. Это учитывается при калибровке прибора. Важна линейность потенциометра

После сборки прибора производится его калибровка. При закороченных входных клеммах и в положении потенциометра R_8 «000» с помощью потенциометра R_{24} необходимо установить стрелку микроамперметра на нуль. Напряжение, снимаемое с движка R_{24} , компенсирует остаточное напряжение транзистора T_1 и тем самым сводит сигнал на входе усилителя к нулю. Затем с помощью образцового прибора, включаемого на вход, устанавливают напряжение U_x , равное конечному значению самого малого диапазона (10 мВ), устанавливают потенциометр R_8 в положение, соответствующее показанию ОУ 10,0, и потенциометром R_9 выводят стрелку микроамперметра на нуль. Если в схеме применены точные резисторы R_1 — R_6 включают небольшие подстроечные резисторы и подгоняют их так, чтобы отношение номиналов соседних резисторов R_2 : R_1 ; R_3 : R_2 и т. д. равнялось 10.

Для расширения возможностей прибора можно на его вход включить приставку для измерения напряжения переменного тока (рис. 43). Эта схема содержит выпрямительный диод \mathcal{A}_1 и конденсатор фильтра C_1 . Другой диод \mathcal{A}_2 , батарея E с напряжением 1,5 В и резистор R_1 используются для компенсации небольшого прямого падения напряжения на диоде \mathcal{A}_1 . Так как выпрямленное напряжение на конденсаторе C_1 пропорционально амплитудному значению измеряемого папряжения U_{∞} , то при синусоидальном напряжении можно получить показания цифрового вольтметра в эффективных значениях, для чего необходимо поделить выпрямленное напряжение на 1,414, что и выполняется делителем R_2R_3 .

АВОМЕТРЫ С РАЗВЕРТЫВАЮЩИМ ПРЕОБРАЗОВАНИЕМ

Сравнительно простые в дешевые конструкции автоматических авометров можно разработагь, использовав развертывающий метод преобразования. Рассмотрим принцип действия такого прибора по блок-схеме рис. 44.

Прибор содержит следующие основные узлы: входное устройство (ВУ); калибровочное устройство (КУ); нуль-орган (НО); источник ступенчато-изменяющегося напряжения (ИСИН), состоящий из стабилизированного источника тока, интегратора и выключателя B_1 ; регулируемый генератор импульсов (РГИ); схему управления (СУ);

счетчик импульсов (Сч); устройство цифровой индикации (УИ) и

ключ (Кл).

Входное устройство преобразует измеряемые величины в напряжение $U_{\mathbf{x}}$. Это напряжение подается на один из входов нульоргана. Нуль-орган может быть построен, например, по диодно-регенеративной схеме. На второй вход нуль-органа подается напряжение с генератора ступенчато-изменяющегося напряжения.

С выхода нуль-органа управляющий сигнал подается на ключ. В зависимости от его поступления ключ пропускает или не пропускает импульсы с генератора РГИ на счетчик Сч.

Сигнал на выходе нуль-органа появится в тот момент, когда уравновешивающее напряжение B_1 B_2 B_2 B_3 B_4 B_4 B_5 B_5 B_5 B_7 B_8 B_8

Рис. 44.

уральных образований в праводити U_{x} на величину ΔU_{0} . Путем подстройки схемы ΔU_{0} можно свести практически к нулю. Поэтому влияние зоны нечувствительности мы в дальнейшем учитывать не будем.

Счетчик может быть выполнен по обычной схеме триггерного декадного счетчика. Состояние триггеров может определяться, например, диодным дешифратором. К дешифратору подключают цифровые индикаторные лампы или цифровые табло.

Схема управления СУ обеспечивает подготовку всех узлов к но-

вому измерению и выдает тактовые импульсы.

Устройство калибровки КУ позволяет контролировать правильность показаний прибора и периодически производить его калиб-

ровку.

В положении переключателя «Калибровка» на вход нуль-органа подается известное напряжение $U_{\mathfrak{d}}$ от эталонного источника напряжения. Изменением частоты или скважности выходных импульсов РГИ добиваются того, что на индикаторе прибора формируется значение эталонного напряжения. На этом калибровка заканчивается.

В качестве интегрирующего элемента ИСИН можно использовать конденсатор, заряжая его импульсами от стабилизированного источника тока через выключатель B_1 . Так формируется ступенчато-изменяющееся напряжение на выходе ИСИН.

За каждый интервал времени Δt , в течение которого конденсатор подключен к источнику тока, приращение напряжения на кон-

денсаторе составляет:

$$\Delta U_{\mathbf{C}} = \frac{iT/\tau}{Cf},$$

где i — зарядный ток конденсатора; f — частота следования импульсов с выхода РГИ; T/τ — скважность импульсов РГИ; C — емкость интегрирующего конденсатора.

Скважность импульсов определяется следующей формулой:

$$T/\tau = \Delta t/T$$
.

Пренебрегая токами утечки выключателя интегрирующего конденсатора C, можем считать, что за равные промежутки времени Δt напряжение на конденсаторе C будет изменяться (в рассматриваемом случае увеличиваться) на одинаковые величины:

$$\Delta U_{C1} = \Delta U_{C2} = \dots = \Delta U_{Cn} = \frac{iT/\tau}{Cf}$$
.

Таким образом, после *п* подключений конденсатора к источнику тока напряжение на конденсаторе

$$U_{C} = \sum_{i=1}^{n} \Delta U_{Ci} = n \frac{i\Delta t}{C}.$$

Приняв $i\Delta t/C=1$, будем иметь

$$U_{c}=n$$

т. е. компенсирующее напряжение ИСИН пропорционально числу подключений интегрирующего конденсатора C к стабилизированному источнику тока.

Так как погрешность квантования Δ может быть доведена до значения

$$0 \leq \Delta \leq \Delta U_c$$

то можно считать, что

$$U_x = n$$
.

Учитывая коэффициент преобразования входного устройства, можно записать для измеряемой величины

$$A_x = kU_x = kn$$
.

Обеспечив соответствующей настройкой прибора равенство k=1, будем иметь

$$A_{x}=n$$
.

Для многопредельного прибора

$$A_{x}=10^{m}n_{x}$$

где m — целое число, определяемое пределом измерения.

Время, за которое напряжение на конденсаторе C возрастет до максимального значения $U_{C\,\mathrm{makc}}$, определяется уравнением

$$T_{C \text{ Marc}} = n_{\text{Marc}} T = (10^m - 1) T$$
,

где т — число десятичных разрядов индикаторного устройства.

На рис. 45 показана электрическая схема основных узлов цифрового измерительного прибора, в котором реализован развертывающий метод преобразования (Л. 32). Здесь интегрирующим элементом является конденсатор C. Он заряжается от стабилизированного источника тока, собранного на транзисторе T_1 . Стабильность зарядного тока обеспечивается за счет поддержания на базе транзистора T_1 стабильного напряжения. Для этого в цепь базы поставлен ста-

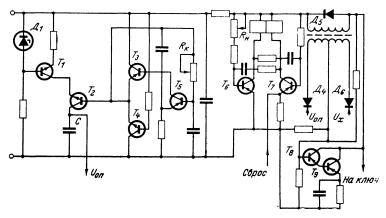


Рис. 45.

билизирующий диод \mathcal{I}_1 . В качестве ключа, обеспечивающего периодическое подключение интегрирующего конденсатора к источнику тока, служит транзистор T_2 .

тока, служит транзистор T_2 .

Ключом (T_2) управляет генератор РГИ (транзисторы T_3 , T_4 , T_5).

В схеме предусмотрена возможность регулировки (с помощью сопро-

тивления R) частоты импульсов.

Схема управления СУ содержит мультивибратор (T_6 , T_7) с поляризованным реле, обмотки которого включены в коллекторные цепи транзисторов мультивибратора. С помощью реле осуществляются необходимые включения цепей прибора.

Диоды \mathcal{L}_4 и \mathcal{L}_6 являются элементами схемы сравнения компаратора. На них подаются U_x и напряжение с выхода ИСИН.

Блокинг-генератор компаратора собран на составном транзисторе

 (T_8, T_9) , что увеличивает стабильность его работы.

Необходимые переключения в схеме дешифратора можно осуществлять, например, с помощью реле, управляемых триггерами счетчика. Применение магнитоуправляемых контактов (МУК) позволяет получить для управления дешифратором наиболее экономичную схему.

Другой вариант авометра демонстрировался на юбилейной радиовыставке в 1967 г. [Л. 33]. На рис. 46 показана блок-схема прибора,

имеющего следующие технические данные.

Измеряемые величины: напряжение постоянного тока (пределы измерения 1 В, 10 В, 100 В и 1 кВ); напряжение переменного тока (пределы измерения 10 В, 100 В и 1 кВ) в диапазоне частот 30—20 000 Гц; число импульсов (до 199) в диапазоне частот 0—100 кГц

Погрешность измерения напряжения постоянного тока на всех пределах измерения не превышает 0,5% номинального значения шкалы.

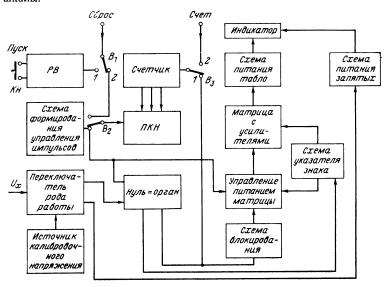


Рис. 46.

Погрешность измерения в цепях переменного тока зависит от величины измеряемого напряжения и предела, на котором производится измерение. При измерении на пределах 10 и 100 В напряжений, превышающих 10% значения соответствующего предела измерения, погрешность составляет 0,5% плюс 1 младшего разряда. При измерении на пределе 1 кВ погрешность составляет 1% плюс 1 младшего разряда.

Погрешность измерения числа импульсов составляет ±1 импульс. Дополнительная температурная погрешность в диапазоне температур 5—40°C не превышает на каждые 10°C основную погрешность при измерении каждой из величин.

Входное сопротивление при измерении напряжения постоянного тока на пределе 1 В — 750 кОм/В, на пределах 10, 100 В — 130 кОм/В, на пределе 1 кВ — более 20 МОм.

Число измерений можно менять от трех измерений в секунду до трех измерений в минуту; предусмотрен внешний выпуск или запуск ручной с помощью кнопки «Пуск».

Питание прибора возможно как от сухих элементов, так и от сети. Мощность, потребляемая ог источника постоянного тока, не более 2,5 Вт., а от сети переменного тока 8 Вт. Десять батарей типа КБС-0.5 обеспечивают нормальную работу прибора в течение 10-15 ч.

Габариты прибора $55 \times 110 \times 140$ мм. Габариты батарейного блока питания $65 \times 110 \times 140$ мм. Габариты сетевого блока питания $55 \times$ $\times 110 \times 140$ mm.

Рассмотрим работу прибора. Измеряемое напряжение через узел переключения рода работы и пределов измерения поступает на нульорган. В случае обратного знака измеряемого напряжения сигнал с нуль-органа поступит на схему указателя знака и далее на схему управления питанием матрицы. Матрица обесточивается, и светящиеся электроды гаснут. Вместе с этим на индикаторном табло будут высвечиваться вертикальные электроды (здесь использованы люминесцентные индикаторы). Таким образом, сигнализируется неправильная фазировка измеряемого напряжения.

В начале процесса измерения на вход нуль-органа подается импульс со схемы формирования управляющего импульса. Этот импульс формируется ручным способом или автоматически с помощью реле времени (РВ). Реле имеет выдержку от 0,3 до 20 с. Ручной формирователь управляющего импульса функционирует при нажатии кнопки «Пуск». С выхода формирователя подается также импульс сброса счетчика в исходное состояние. Сброс счетчика может производиться и от внешней схемы при соответствующем положении выключателя B_1 .

На схему управления питанием матрицы подается импульс, который гасит индикаторное табло. Таким образом, в момент подачи импульса на нуль-орган прибор находится в исходном состоянии. Нуль-орган содержит генератор импульсов (блокинг-генератор), который запускается управляющим импульсом. Импульсы с генератора поступают одновременно на счетчик и на схему, которая обеспечивает блокировку устройств между двумя управляющими импульсами.

С выхода счетчика код преобразуется в напряжение схемой ПКН и через соответствующие цепи резисторного делителя в виде ступенчато-изменяющегося напряжения подается на нуль-орган. В момент равенства измеряемого и ступенчато-изменяющегося напряжений нуль-орган сработает и генератор прекратит выдачу импульсов на счетчик и схему блокировки.

На матрицу подается напряжение, и на отсчетном устройстве согласно состоянию триггеров будет высвечиваться число. На этом цикл измерения заканчивается.

Калибровка прибора осуществляется подачей от источника эталонного напряжения калибровочного напряжения. Калибровка производится при длительном пользовании прибором, а также при переходе с одной шкалы на другую.

Рассмотрим теперь прибор типа Digitest-500, который является одним из лучших цифровых авометров [Л. 35]. Основные характе-

ристики прибора приведены в табл. 9.

Прибор выполняется в трех вариантах: с питанием от сети 1.10, 240 В, 50/60 Гц; с питанием от батарей с напряжением 12 В, 0,2 А и с универсальным литанием. Габариты прибора: $230 \times 120 \times 70$ мм.

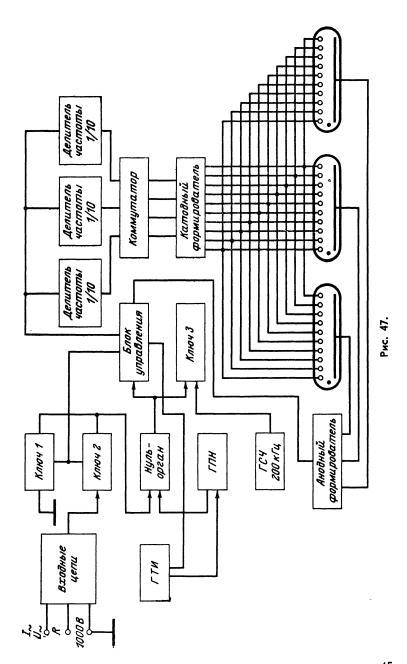
Блок-схема прибора приведена на рис. 47, а временная диаграмма его работы — на рис. 48. Измеряемые величины $U_{=}, U_{=}, I_{=},$

Измеряемая величина	Пределы измерения	Погрешнусть измерения	Разрешаю- щая спо- собность	Входысе сопро- тивление
Напряжение постоянного тока	50 MB 500 MB 5 B 50 B 500 B	±0,3% от показания; ±0,2% от предела измерения	100 mkB 1 mB 10 mB 100 mB 1 B	1 MOm 100 MOm 5 MOm 5 MOm 5 MOm
Постоянный ток	50 мкА	±1% от предела измерения	100 мА	1 kOM
Напряжение переменного тока	50 MB 500 MB 5 B 50 B 500 B	$\pm 0,5\%$ от показания; $\pm 0,5$ от предела измерения	100 mkA 1 mA 10 mB 100 mB 1 B	1 МОм, 100 пФ
Переменный ток	50 мкА	±1,5% от предела измерения	100 нА	1 кОм
Сопротив- ление	50 Om 500 Om 5 kOm 50 kOm 500 kOm	±0,5% от пока- зания; ±0,5% от предела измере- ния	0,1 Om 1 Om 10 Om 100 Om 1 kOm	Ток, протекающий через измеряемое сопротивление 1 мА 1 мА 100 мкА 10 мкА

I, R с помощью входных цепей преобразуются в напряжение постоянного тока. Поэтому рассмотрим работу схемы при измерении

напряжения постоянного тока.

Процесс измерения начинается с приходом импульса от генератора тактовых импульсов (ГТИ). Импульс ГТИ устанавливает триггеры делителей частоты в исходное состояние и запускает генератор пилообразного напряжения (ГПН). Выходное напряжение ГПН приложено ко входу нуль-органа. Второй вход нуль-органа через открытый ключ 2 соединен с измеряемым напряжением U_{x} . Напряжение генератора ГПН уменьшается по линейному закону (рис. 48). В момент равенства $U_{ou} = U_x$ срабатывает нуль-орган. Выходной импульс нуль органа закрывает ключ 2 и открывает ключи 1 и 3 (рис. 47). Через открытый ключ 1 вход нуль-органа соединяется с общей точкой схемы, а через открытый ключ 3 импульсы генератора стабильной частоты (ГСЧ) с частотой 200 кГц посту-пают на вход делителя частоты. Когда напряжение ГПН достигнет нулевого уровня, компаратор сработает во второй раз и закроет ключи 1 и 3. Триггеры делителей частоты фиксируют число импульсов, пропорциональное величине измеряемого напряжения.



Рассмотрим работу цифрового индикатора. Коммутатор поочередно подключает выходы делителей частоты к катодному формирователю, который в свою очередь заземляет один из десяти проводов, идущих от катодов индикаторных ламп. Синхронно с коммутатором работает анодный формирователь, вырабатывающий импульсы амплитудой +180 В на анодах цифровых индикаторных ламп.

Совпадение анодного имульса с катодным вызывает свечение цифры в данной лампе. Частота работы коммутатора и анодного формирователя достаточно велика, так что глаз оператора не замечает вспышек индикаторных ламп и воспринимает показания как одно трехзначное число. Такой режим работы резко сокращает по-

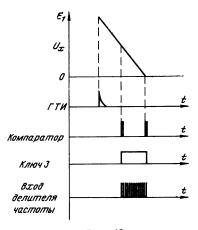


Рис. 48.

требляемую мощность, что особенно важно при питании прибора от встроенной батареи.

Другой особенностью этого прибора является то, что деличастоты, коммутатор и схема управления выполнены в виде большой интегральной схемы (БИС), которая представляет собой галету с размерами 2,4×2,9 мм. Интегральная схема размещена в керамическом корпусе с двумя рядами выводов (16 выводов). Такая схема заменяет 475 транзисторов, потребляет всего 200 мВт и позволяет тельно сократить габариты и массу прибора.

Рассмотрим электрические схемы основных узлов. На рис. 49 показан преобразователь измеряемой величины

в интервал времени. Он содержит генератор тактовых импульсов (ГТИ), который представляет собой симметричный мультивибратор, выполненный на транзисторах T_1 и T_2 с усилителем-формирователем T_3 , T_4 . Частота и скважность выходных импульсов ГТИ определяются значениями R_1C_1 и R_2C_2 .

Выход ГТИ соединен с базой транзистора T_{17} , который управляет генератором пилообразного напряжения. В исходном состоянии транзистор T_{17} открыт и конденсатор C_3 заряжен до напряжения E_1 (рис. 48), величина которого определяется напряжением стабилизации U_{cT} стабилитрона \mathcal{I}_{1} . С приходом запускающего импульса от ГТИ транзистор T_{17} запирается и конденсатор C_3 начинает перезаряжаться постоянным по величине током от источника тока, собранного на транзисторах T_{13} , T_{14} . Напряжение на конденсаторе C_3 начинает уменьшаться по линейному закону. Это напряжение приложено к базе транзистора T_5 нуль-органа.

Нуль-орган представляет собой усилитель постоянного тока. Входной каскад усилителя выполнен по дифференциальной схеме на полевых транзисторах T_5 и T_6 . Второй вход нуль-органа (база транзистора T_6) соединен с общей точкой ключей (транзисторы T_{15} , T_{16}). Ключе собраны на полевых транзисторах.

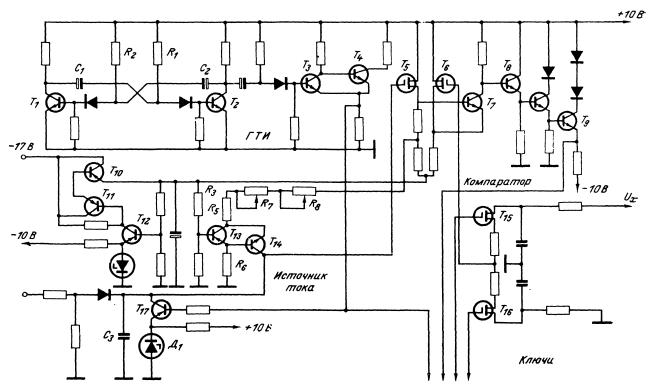


Рис. 49.

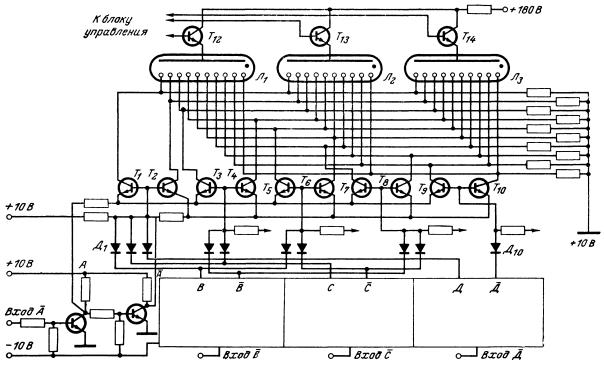


Рис. 50.

В исходном состоянии открыт ключ (T_{15}) и измеряемое напряжение U_x приложено к базе транзистора T_6 нуль-органа. В момент равенства $U_x = U_{0\pi}$ нуль-орган срабатывает и выдает сигнал в блок управления, который переключает ключи. Теперь открыт другой ключ, и база транзистора T_6 подсоединена к общей шине. Напряжение на выходе ГПН продолжает уменьшаться, и в момент $U_{0\pi} = 0$ нуль-орган срабатывает во второй раз. Интервал времени между срабатываниями нуль-органа пропорционален измеряемому напряжению.

Источник тока T_{13} , T_{14} питается от стабилизатора напряжения, собранного на транзисторах T_{12} (схема сравнения) и T_{10} , T_{11} (со-

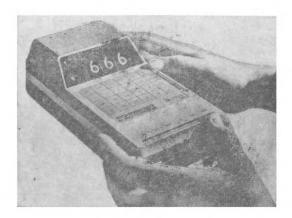


Рис. 51.

ставной регулирующий транзистор). Потенциометры R_7 , R_8 служат для регулировки крутизны пилообразного напряжения в процессе настройки прибора.

Рассмотрим работу блока цифровой индикации (рис. 50). Блок содержит четыре усилителя (A, B, C, \mathcal{A}) , дешифратор на диодах $\mathcal{A}_1 - \mathcal{A}_{10}$, десять высоковольтных транзисторов $T_1 - T_{10}$, три цифровые индикаторные лампы $\mathcal{A}_1 - \mathcal{A}_3$ с анодными формирователями $T_{12} - T_{14}$.

Информация с делителей частоты поступает на входы \overline{A} , \overline{B} , C, $\overline{\mathcal{A}}$ усилителей в виде двоично-десятичного кода, причем каждый сигнал может иметь только два уровня: 0 (U=0) или 1 (U= $U_{\text{мако}}$). Например, если по шине \overline{A} приходит 0, то транзистор T_{10} заперт и на его коллекторе высокий потенциал, а транзистор T_{11} отперт и на его коллекторе низкий потенциал. Если же по шине A приходит 1, то транзистор T_{10} отперт, а T_{11} заперт. Таким образом, на выходах A и A усилителя всегда противоположные по уровню сигналы. Аналогично работают усилители B, C, \mathcal{A} .

Каждому десятичному числу соответствует определенная комбинация сигналов на шинах \overline{A} , \overline{B} , \overline{C} , $\overline{\mathcal{I}}$. Эта комбинация сигналов преобразуется в десятичный код с помощью диодного дешифратора ($\overline{\mathcal{I}}_1$ — $\overline{\mathcal{I}}_{10}$) и транзисторов T_1 — T_{10} . Эмиттеры нечетных транзисторов

и всех четных транзисторов соединены вместе и подключены к выходам A и \overline{A} . Таким образом, в зависимости от комбинации выходных сигналов усилителя A создаются условия для отпирания либс четного, либо нечетного транзистора. Конкретный транзистор выбирается сигналом дешифратора, т. е. в групле из десяти транзисторов всегда отперт только один выбранный транзистор. Одноименные катоды индикаторных ламп соединены вместе, поэтому отпертый транзистор заземляет три катода в трех индикаторных лампах. Импульсы управления анодными формирователями сдвинуты во времени, поэтому только в одной из ламп в данный момент времени может гореть цифра.

Такое временное разделение позволяет десятью транзисторами управлять работой трех цифровых индикаторных ламп, имеющих 30 катодов.

Внешний вид прибора Digitest-500 показан на рис. 51.

АВОМЕТРЫ С ДВОЙНЫМ ИНТЕГРИРОВАНИЕМ

Одной из первых моделей цифровых авометров за рубежом был прибор MDVC (миниатюрный цифровой вольтметр-счетчик) фирмы «Дженерал электрик» [Л. 34].

В приборе три предела измерения напряжения постоянного тока (1, 10, 100 В) и один диапазон измерения интервалов времени от 0 до 10 мс. Число измерений в секунду равно 50. При измерении напряжений погрешность прибора $\pm 0.02\%$, а при измерении интервалов времени погрешность составляет $\pm 0.01\%$.

Входное сопротивление на всех пределах измерения напряжения равно 156 кОм, вход прибора дифференциальный.

Габариты прибора: $115 \times 115 \times 51,8$ мм.

Прибор выполнен в основном на твердых интегральных схемах, в числе которых три усилителя и 20 логических схем.

В приборе использован метод двойного интегрирования, позволяющий обеспечить независимость результата измерения от постоянной времени интегрирующей цепи. На рис. $52,a,\ \delta$ показаны блоксхема и диаграмма, поясняющие принцип работы прибора.

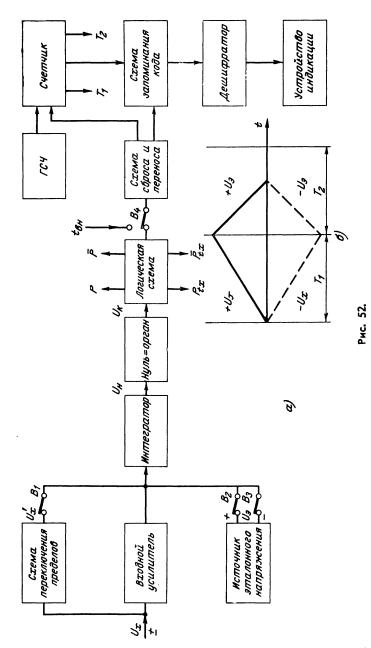
В течение интервала времени T_1 , который имеет точно известную и постоянную длительность, производится интегрирование входного напряжения U_x . В конце интервала времени T_1 напряжение на интегрирующем элементе будет прямо пропорционально U_x :

$$U_{(T1)} = \frac{1}{RC} \int_{0}^{T_1} U_x dt = U_x \frac{T_1}{RC},$$

где RC — постоянная времени интегрирующей цепочки.

В течение интервала T_2 интегрируется напряжение от эталов ного источника U_3 , имеющего противоположный знак по отношению к U_x . Интегрирование происходит до тех пор, пока напряжение на интегрирующем элементе не станет равным нулю. При этом

$$U_{(tx)} = U_{(T1)} - \frac{1}{RC} \int_{0}^{T_1} U_x dt.$$



Приравнивая $U_{(i*)}$ нулю, получаем:

$$U_{(tx)} = 0 = U_x \frac{T_1}{RC} - U_3 \frac{tx}{RC}.$$

Отсюда следует:

$$t_{\mathbf{x}} = \frac{U_{\mathbf{x}}}{U_{\mathbf{x}}} T_{\mathbf{1}}.$$

 U_3 него видно, что t_x совершенно не зависит от постоянной времени RC. Величина t_x также не зависит от начального напряжения на интегрирующем элементе. Это обеспечивает высокую точность измерения, так как величины U_3 и T_1 можно поддерживать постоянными с достаточной точностью.

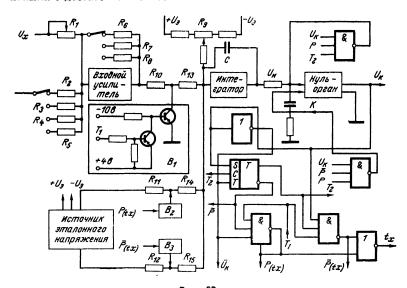


Рис. 53.

Схема прибора состоит из двух частей: широгно-импульсного преобразователя и цифровой части.

На вход преобразователя может подаваться напряжение любой

пелярности ($\pm U_x$).

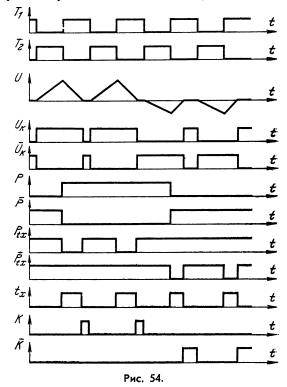
С выхода преобразователя снимаются сигнал, модулированный по длительности импульсов t_x , сигналы переключения полярности P и \bar{P} и сигналы управления переключателями $P_{(tx)}$ и $\bar{P}_{(tx)}$ (рис. 53). Сигналы, задающие интервалы времени T_1 и T_2 , поступают на

Сигналы, задающие интервалы времени T_1 и T_2 , поступают на широтно-импульсный преобразователь со счетчика прибора. Преобразователь имеет высокую точность почти во всем диапазоне положительных и отрицательных значений входного напряжения. Вблизи нуля (± 10 мВ) напряжения U_n недостаточно для срабатывания нуль-органа. Эту мертвую зону можно исключить соответствующим

смещением рабочей точки. В целом на характеристике прибора такое смещение практически не скажется.

Для разных уровней и полярности входного напряжения на рис. 54 приведены временные диаграммы сигналов в разных точках преобразователя.

В качестве интегрирующего элемента в схеме прибора использован интегральный усилитель. В течение интервала T_1 интегрируется



выходное напряжение входного усилителя. Затем в зависимости от полярности U_x в течение периода T_2 осуществляется интегрирование положительного значения эталонного напряжения $+U_{\mathfrak{d}}$ или отрицательного $-U_{\mathfrak{d}}$.

Полярность эталонного напряжения выбирается путем заземления шунтирующими переключателями (B_1, B_2, B_3) соответствующих пар прецизионных резисторов $(R_{10}, R_{13}, R_{14}, R_{14}, R_{15})$. Наличие прецизионных резисторов позволяет обеспечить постоянство градуировки. Сопротивления этих резисторов выбраны такими, чтобы в точке их соединения было напряжение ± 2 В.

Каждый раз одновременно подключаются к «земле» две пары прецизионных резисторов. Ток по этим цепочкам к интегратору не проходит, а соответствующее напряжение U_x , $U_{\mathfrak{g}}$ или $-U_{\mathfrak{g}}$ на

интегратор подается через третью пару резисторов. Схема коммутации с помощью переключателей B_1 , B_2 , B_3 показана на рис. 52.

Полярность выходного сигнала интегратора $U_{\mathbf{x}}$, а также момент изменения полярности определяются нуль-органом совместно с логическими элементами. Обратная связь (сигналы K и \overline{K}) обеспечивает надежное срабатывание нуль-органа при достижении $U_{\mathbf{x}}$ нулевого значения, являющегося признаком конца процесса двойного интегрирования.

Работой переключателей B_1 , B_2 , B_3 управляет выходная логическая схема. Она обеспечивает такое положение переключателей B_2 , B_3 , что, начиная с момента времени T_2 , на интегрирующем эле-

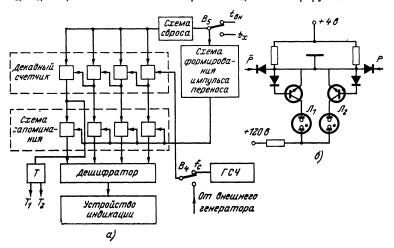


Рис. 55.

менте будет интегрироваться эталонное напряжение, имеющее полярность, обратную полярности входного напряжения U_x . Кроме того, выходная логическая схема вырабатывает сигнал длительностью t_x и сигналы переключения полярности P и \overline{P} .

Пределы измерения переключаются вручную путем переключения прецизионных резисторов R_2 — R_8 в цепи входного усилителя, что обеспечивает ослабление или усиление входного сигнала U_x . Такое переключение обеспечивает также лостоянство входного сопротивления на всех пределах измерения. Наличие подстроечного потенциометра R_1 позволяет регулировать входное сопротивление в пределах $\pm 2\%$. Максимальное напряжение на выходе входного усилителя на всех пределах измерения равно эталонному напряжению U_8 (в данном случае 6, 4 В).

Эталонное напряжение формирует схема, выполненная на двух стабилитронах и резисторах. Балансировка положительного $(+U_{\mathfrak{d}})$ и отрицательного $(-U_{\mathfrak{d}})$ напряжений осуществляется лодстроечным потенциометром $R_{\mathfrak{d}}$.

На рис. 55,a показана цифровая часть прибора. При поступлении импульса с длительностью t_{x} он дифференцируется по переднему фронту схемой формирования сброса счетчика. Задний фронт этого

импульса фиксируется путем подачи на логический элемент ${m H}$ двух импульсов длительностью t_x : нормального и задержанного инверти-

рованного (формирование импульса переноса).

В качестве генератора может быть использован генератор с кварцевой стабилизацией частоты, выполненный на логических элементах ИЛИ-НЕ. При измерении только напряжений можно использовать обычный мультивибратор, так как точность измерения напряжения не зависит от стабильности частоты генератора. В приборе предусмотрена возможность подключения к внешнему источнику импульсов стабильной частоты.

При измерении длительности внешних импульсов $t_{\rm вн}$ на индикаторном табло прибора будет зафиксировано десятичное число $X_{(t)}$, соответствующее длительности импульса $t_{\rm вн}$.

В цифровой части прибора формируются также хронирующие

импульсы длительностью T_1 и T_2 .

Полярность измеряемого напряжения индицируется двумя неоновыми лампами J_1 и J_2 (рис. 55,6).

Нуль прибора устанавливается потенциометром R_9 .

Принцип двойного интегрирования реализован также в цифровом

тестере TE-360 фирмы Tekelec Airtronic (Франция).

Прибор обеспечивает измерение постоянного и переменного напряжения, постоянного и переменного тока и сопротивления.

Рассмотрим схему прибора (рис. 56). Измеряемые сигналы поступают на преобразователь, с выхода которого снимается напряжение постоянного тока. В начале цикла измерения генератор тактовых импульсов (ГТИ) опрокидывает триггер, который устанавливает трехдекадный счетчик импульсов в исходное состояние и через блок управления закрывает транзистор T_1 . Измеряемое напряжение усиливается и поступает на первый источник тока. Интегрирующий конденсатор C заряжается от этого источника током, пропорциональным измеряемой величине. Одновременно срабатывает компаратор, который запускает генератор счетных импульсов (ГСИ), и счетчик импульсов начинает заполняться.

Первый такт (такт зарядки конденсатора C) заканчивается c приходом на триггер импульса переполнения счетчика. В этот момент сигналом c блока управления транзистор T_1 отпирается и конденсатор C начинает разряжаться эталонным током I_2 обратной

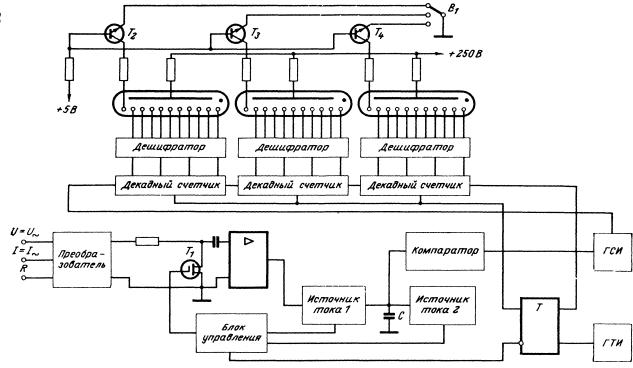
полярности от второго источника.

Момент прохождения через нуль напряжения на конденсаторе C фиксируется компаратором, который срывает генерацию ГСИ. Число импульсов, зафиксированное в счетчике, соответствует среднему значению измеряемого напряжения за первый такт.

К концу первого такта напряжение на конденсаторе С, если

считать, что $I_{Bx} = k_1 U_{Bx} = \text{const}$,

$$U_{\mathcal{C}(1)} = \frac{I_{\text{BX}}}{C} T_{\text{sap}}.$$



Для второго такта, если считать, что $I_3 = k_2 U_3 = \text{const}$,

$$U_{C(2)} = \frac{I_3}{C} T_{\text{pasp}}.$$

В конце второго такта

$$U_{\pmb{C}} = U_{\pmb{C} \; (1)} - U_{\pmb{C} \; (2)} = \frac{I_{\rm ax}}{C} \, T_{\rm aap} - \frac{I_{\rm a}}{C} \, T_{\rm pa_3p},$$

так что

$$T_{\rm pasp} = \frac{I_{\rm BX}T_{\rm sap}}{I_{\rm s}} = \frac{k_1}{k_2} \frac{U_{\rm BX}}{U_{\rm p}} T_{\rm sap} = SU_{\rm BX}, .$$

где S — крутизна преобразования;

$$S = \frac{k_1}{k_2} \frac{T_{aap}}{U_a}.$$

Таким образом, время разряда конденсатора C пропорционально преобразуемому напряжению и не зависит от емкости интегрирующего конденсатора.

Декадный счетчик типа SN7490 представляет собой схему из четырех триггеров, выполненную в полупроводниковом кристалле.

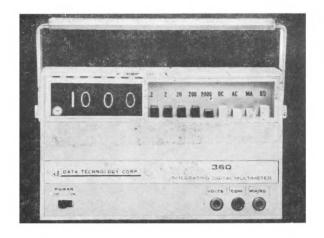


Рис. 57.

Триггеры охвачены обратной связью таким образом, что коэффициент пересчета равен десяти. Счетчик работает в коде 8-4-2-1. Выходные сигналы счетчика поступают на дешифратор SN7441, который содержит логические узлы для преобразования двоично-десятичного когда в десятичный и десять высоковольтных транзисторов для управления цифровым индикатором.

Переключение десятичной запятой осуществляется с помощью транзисторов T_2 — T_4 и переключателя B_1 . В зависимости от выбранного диапазона замыкается один из контактов переключателя B_1 , что вызывает заземление эмиттера одного из транзисторов T_2 — T_4 .

Транзистор отпирается током от источника +5 В и зажигает запя-

тую в одной из индикаторных ламп.

Конструктивно (рис. 57) прибор состоит из пластмассового корпуса, на передней панели которого расположены клавишные переключатели пределов измерения и рода работы, цифровые индикаторы, индикатор полярности, входные гнезда и выключатель сетевого напряжения. Кроме того, на передней панели имеются рукоятки потенциометров «Установка нуля», «Калибровка+», «Калибровка —».

Прибор снабжен ручкой, которая может использоваться для пере-

носки прибора либо в качестве подставки.

ПАРАМЕТРЫ СЕРИЙНЫХ ЦИФРОВЫХ АВОМЕТРОВ

В этом параграфе приведены характеристики некоторых отечест-

венных и зарубежных цифровых авометров.

Авометр Digitest-102 (фирма Schneider). Этот трехдекадный прибор является одним из первых промышленных цифровых авометров. На рис. 58 показан его внешний вид. Прибор позволяет измерять сопротивление на постоянном токе (шкалы: 100 Ом, 1,0, 10, 100 кОм и 1 МОм), постоянный ток (шкалы: 100 мкА, 1,0, 10, 100 мА, 1 А), напряжение в цепях постоянного тока (шкалы: 100 мВ, 1, 10, 100, 1000 В), переменный ток (шкалы 300 мкА, 3, 30, 300 мА), напряжение в цепях переменного тока (шкалы: 300 мВ, 3, 30, 300 В). При измерении в цепях постоянного тока предусмотрена индикация полярности контролируемого сигнала («+» или «—»).

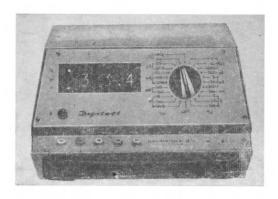


Рис. 58.

Авометр типа LM-1240 английской фирмы Solartron. Прибор измеряет напряжение постоянного и переменного тока, постоянный и переменный ток и сопротивление на 26 пределах измерения (рис. 59). Он содержит цифровое табло с индикатором знака полярности и перегрузки по входу, переключатель пределов измерения (галетный) и клавишный переключатель рода работы. Прибор смонтирован в пластмассовом корпусе и отличается небольшими размерами (178×76×200 мм) и массой (<2 кг).



Рис. 59.

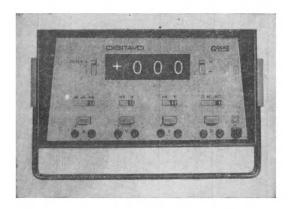


Рис. 60.

Прибор работает по методу двойного интегрирования. Измеряется среднее значение за время 200 мс и подавляются помехи на частстах 50, 60 и 400 Гц. Прибор выполнен на интегральных микросхемах. Основной предел измерения 200 мВ. На всех остальных диапа-

Основной предел измерения 200 мВ. На всех остальных диапазонах измеряемая величина приводится к этому значению. Переменное напряжение и ток преобразуются в постоянное напряжение с помощью преобразователя среднего значения. Ток измеряется по падению напряжения на калиброванном шунте. При измерении сопроТивлений измеряется падение напряжения на неизвестном сопротивлении.

Основные характеристики прибора приведены в табл. 10. Прибор нормально работает в диапазоне температур от +10 до +40 °C; при этом дополнительная погрешность составляет $\pm 0.1\%$ от показания ± 1 знак на каждые десять градусов. Подавление помех общего вида составляет 80 дБ (50 Γ ц) и помех последовательного вида 35 дБ (50 Γ ц). Быстродействие прибора 5 изм/с. Питание — от сети переменного тока напряжением 115 или 230 B+ +15 — 10%, потребляемая мощность 6 Вт (50 Γ ц — 400 Γ ц).

Таблица 10

Измеряемая величина	Пределы измерения	Разрешаю- щая спо- собность	Погрешность измерения	Входное сопротивление
Напряжение постоянного тока	200 MB 2 B 20 B 200 B 1000 B	100 мкВ 1 мВ 10 мВ 100 мВ 1 В	$0,1\% U_x\pm 1$ знак	100 MOm 1000 MOm 10 MOm 10 MOm 10 MOm
Напряжение переменного тока	200 MB 2 B 20 B 200 B 500 B	100 mkA 1 mB 10 mB 100 mB 1 B	$0,5$ % $U_x \pm 1$ знак	1 MO _M 1 MO _M 1 MO _M 1 MO _M 1 MO _M
Постоянный ток	200 mkA 2 mA 20 mA 200 mA 2 A	100 mA 1 mkA 100 mkA 1 mA	$0,25\%$ $I_x \pm 1$ shak $0,2\%$ $I_x \pm 1$ shak $0,2\%$ $I_x \pm 1$ shak $0,3\%$ $I_x \pm 1$ shak $0,3\%$ $I_x \pm 1$ shak $0,5\%$ $I_x \pm 1$ shak	Падение напряжения 0,2 В на всех пределах
Переменный ток	200 mkA 2 mA 20 mA 200 mA 2 A	100 mA 1 mkA 10 mkA 100 mkA 1 mA	$0,75\%$ $I_x \pm 1$ знак $0,7\%$ $I_x \pm 1$ знак $0,7\%$ $I_x \pm 1$ знак $0,8\%$ $I_x \pm 1$ знак 1% $I_x \pm 1$ знак	Падение напряжения 0,2 В на всех пределах
Сопротив- ление	200 Om 2 kOm 20 kOm 200 kOm 2 mOm 20 mOm	0,1 Om 1 Om 10 Om 100 Om 1 KOm 10 KOm	0.5% $R_x\pm 1$ знак 2% R_x	Ток через R _x 1 мA 100 мкА 10 мкА 10 мкА 1 мкА 1 мкА 1 мкА

Авометр «Digitavo (фирма Goerz lEectro). Внешний вид прибора локазан на рис. 60, а основные параметры сведены в табл. 1.1. Прибор обеспечивает снижение уровня помех от 45 до 120 дБ. Время установления входного фильтра 1 с. Диапазон рабочих температур 0—35 °C. Питание — от сети переменного тока напряжением 60 220 В+10%, 48—65 Гц; потребляемая мощность 50 Вт. Габариты $266\times137\times275$ мм, масса 6,5 кг.

Авометр TR-6655 (фирма Tokeda Riken). Основные параметры

прибора сведены в табл. 12.

Прибор имеет выход результатов измерения в коде 1-2-4-8 для регистрации цифропечатающим устройством.

Время прогрева прибора с момента включения — 10 мин.

Напряжение источника питания 220 В, 50 Гц. Потребляемая мощность 40 Вт. Габариты $300 \times 350 \times 149$ мм.

Таблица 11

Измеряемая величина	Пределы измерения	Разрешаю- щая спо- собность	Входно е сопротивление	Погреш- ность измерения, % ±2 знака
Напряжение по- стоянного тока	0,01—999 мВ 0,01—600 В	10 мкА 10 мВ	0,2—5 МОм 5 МОм	±1%
Постоянный ток	1,00—999 мА 0,01—999 мкА 0,01—999 мА	1 мА 10 нА 10 мкА	11 кОм 3—0,8 кОм 2,4—0,4 Ом	±1%
Напряжение переменного тока	1,00—999 мВ 1,00—600 В	10 мкВ 10 мВ	5 МОм 5 МОм	±1,5%
Переменный ток	1,00—999 нА 1,00—999 мкА 1,00—999 мА	1 нА 1 мкА 1 мА	11 кОм 3—0,8 кОм 2,4—0,4 Ом	土1,5%
Сопротивление	10,0—999 Ом 0,01—999 кОм 0,01—9,99 МОм 0,01—9,99 МОм 0,01—999 МОм	0,1 Om 10 Om 10 kOm 10 kOm 1 MOm	Ток через измеряемое сопротивление 1,4 мА	+0,5% ±0,5% ±1% ±2,5% <10%

Авометр TR-6155M (фирма Tokeda Riken). Основные параметры

прибора сведены в табл. 13.

Прибор выполнен на интегрирующем принципе с плавающим входом. Индикация результата измерения осуществляется на пятиразрядном цифровом табло с памятью. Длительность индикации плавно изменяется от 0,2 до 10 с независимо от интервала времени измерения (табл. 13).

Результат измерения может быть выведен в коде 8-4-2-1 для

регистрации цифропечатающим устройством.

Прибор обеспечивает нормальные измерения при температуре окружающего воздуха в интервале от 0 до +40 °C.

Габариты 320×149×350 мм. Масса прибора 10 кг.

Авометр TR-6834 (фирма Tokeda Riken). Прибор имеет широкий динамический диапазон (3999:1). Сравнительно небольшие габариты (149×149×350 мм) и масса (5,1 кг), а также простота и удобство в эксплуатации делают его удобным при проверках и ремонте в нестационарных условиях.

Основные параметры прибора сведены в табл. 14.

Мультиметр ВК-7-10. Прибор разработан во Львовском политехническом институте на базе время-импульсного АЦП (Л. 6) и предназначен для измерения напряжений постоянного и переменного тока и сопротивления на лостоянном токе.

Таблица 12

Измеряемая величина	Пределы измер е ния	Разгешаю- щая спо- собнесть	Входное сопротивление	Погрешность измерения
Напря- жение посто- янного тока	100 MB 1 B 10 B 100 B 1000 B	100 мкВ — — — —	1000 MOm 1000 MOm 1000 MOm 10 MOm 10 MOm	$+0.02\%~U_x\pm1$ знак в диапазоне температур $+20\div+30~^{\circ}\mathrm{C}$
Напря- жение перемен- ного тока	1 B 10 B 100 B 1000 B	2 мВ — — —	$\pm 0,2\%$ $U_x\pm 5$ зна- ков в полосе частот $50-10^4$ Гц; $\pm 0,5\%$ $U_x\pm 5$ зна- ков в полосе частот $40-2\cdot 10^4$ Гц	1 МОм, 60 пФ
Сопро- тивление	10 Om 100 Om 1 KOM 10 KOM 100 KOM 1 MOM 100 MOM	0,001 O _M	Ток через R _x 10 мA } 1 мА 10 мк A 10 мкА 1 мкА 0,1 мкА	$\left. egin{array}{l} \pm 0.05 \% R_x \pm 1 \ \text{знак} \\ \pm 0.1 \% R_x \pm 1 \ \text{знак} \\ \pm 0.5 \% R_x \pm 1 \ \text{знак} \\ \pm 0.1 \% R_x \pm 1 \ \text{знак} \end{array} \right.$
Постоян- ный ток	10 MKA 100 MKA 1 MA 100 MA	1 mA — — —	} 1 Om 10 Om	±0,2% / _x ±1 знак
Частота, период, интервал времени	0— —15 М гц	Время 1/3- мерения 1 мс, 10 мс, 100 мс, 1 с	100 кОм, 30 пФ	1 · 10 − 5 ± 1 знак

Период индикации в приборе при автоматическом запуске регулируется от 0,1 до 5 с.

Основные параметры прибора сведены в табл. 15.

ВК7-10А. Это усовершенствованная модель прибора ВК7-10. Быстродействие прибора в зависимости от режима 33 или 3,3 мс. Погрешность измерений зависит от режима работы и составляет ±0,05% при 30 изм/с; ±0,2% при 300 изм/с.

Измеряемая величина	Пределы из ме рения	Разрешаю- щая спо- со эность	Входное сопротивление	Погрешность измерения
Напря- жение постоян- ного тока ¹	100 MB 1 B 10 B 100 B 1000 B	10 мкВ — — — —	100 кОм 1 МОм 10 МОм	$\pm 0,1$ % $U_{m{x}}\pm 1$ знак
Посто- янный ток	1 мА 10 мА 100 мА 1000 мА	0,1 мкА — — —	1 кОм 100 Ом 10 Ом 10 Ом	$\left.\begin{array}{c} \pm 0.3\% \ I_{x} \pm 1 \text{ знак} \\ \pm 0.6\% \ I_{x} \pm 1 \end{array}\right.$ знак
Напряжение переменного тока ²	1 B 10 B 100 B 1000 B	2 MB — — —	1 МОм	±0,4%±0,0% всей шкалы±1 знак в полосе частот 50—2·104 Гц
Сопро- тивление	100 Om 1 KOm 10 KOm 100 KOm 1000 KOm	0,02 Om 	Ток через R _x } 1 мА 100 мкА 10 мкА 1 мкА 1 мкА	±0,2% всей шкалы ±1 знак
Част от а ³	10—5·105 Гц	Время из- мерения 0,1 с и 1 с	_	± 1 знак \pm точность кварцевого генератора $(2 \cdot 10^{-5})$

Таблица 14

Измеряе- ма і величина	Пределы измерения	Разрешающая спосо эность	Входн~е сопротивление	Погрешность измерения
Напряжение постоянного тока ¹	39,99 MB 399,9 MB 3,99 B 20 B 39,99 B 399,9 B 1000 B	10 мкВ — — — — — —	Не ниже 1000 МОм } 10 МОм	\pm 0,05 % \pm 1 знак при измерении температуры от $+$ 10 до $+$ 30 °C, относительной влажности дс 80 % и изменении напряжения питания \pm 10%

Перед началом измерения может проводиться калибровка прибора.
 Измерения эффективного значения напряжения.
 Максимальная чувствительность 100 мВ, максимально допустимое входное напряжение 30 В.

Измеряе- мая величина	Пределы измерения	Разрешающая способность	Входное сопротивлени е	Погрешность измерения
Сопротив- ление ²	39,99 Ом 399,9 Ом	10мОм —	Ток через измеряемое сопротивление 10 мА	_
	3,999 кОм 39,99 кОм 399,9 кОм 3,999 МОм 10 МОм	- - - -	1 MA 0,1 MA 10 MKA }1 MKA	

Таблица 15

Измеряемая величина	Пределы измерения	Входное сопротив- ление	Быстро- д е йствие	Погрешность измерения
Напряжение постоянного тока ¹	10 B 100 B 1000 B	1 М Ом, 150 пФ	До 300 изм/с	Основная: $\pm 0,05$ % $U_x \pm 1$ младшего разряда. Дополнительная: $\pm 0,5$ % $U_x \pm 2$ знака
Напряжение переменного тока (f=20-2× ×104 Гц)	10 B 100 B 300 B		1 измере- ние за 10 с	$\pm 0,5$ % $U_x\pm 1$ знак ± 1 % $U_x\pm 1$ знак
Сопротив- ление	1 кОм 10 кОм 100 кОм 1 МОм 10 МОм	_	До 300 изм/с	Основная: ±0,5 % $R_x\pm 1$ знак. Дополни- тельная ±0,5 % $R_x\pm 2$ знака

Напряжение источника питания 2201В, 50 Гц. Потребляемая мощность не превышает 120 Вт. Габариты прибора 380 \times 320 \times 360 мм, масса 24 кг.

<sup>Вход прибора плавающий.
Вход прибора четырехпроводный.</sup>

Чувствительность 10 мВ.

Габариты прибора 380×180×380 мм.

Таблица 17

Измеряемая величина	Пределы измерения	Входное сопротив- ление	Быстро- дейст- вие	Погрешность измерения
Напряжение постоянного тока	0,01— 1000 B	1 МОм	_	Основная: $\pm 0,2$ % $U_x\pm$ \pm 1 знак. Дополнительная: $\pm 0,2$ % на 10 °C при изменении температуры окружающей среды от -30 до $+40$ °C
Сопротив- ление	0,01— 1999 кОм		3 c	Основная: ±0,3 % R _ж ± ±1 знак

Таблица 18

Измеряемая	Пределы	Входное сопротив-	Быстро-	Погрешность измерения
величина	измерения	ление	действие	померени и
Напряжение постоянного тока	От 10 мкВ до 10 000 В (6 диапазонов)	100 МОм	3 изм/с	0,1 % <i>U_ж</i> ±1 знак
Напряжение переменного тока	От 10 мВ до 300 В (3 диапазона), f=20-5·10 ⁸ Гц	100 МОм	3 изм/с	3 % от диапазона
Сопротивление	От 10·10-2 до 2000 МОм (9 диапазонов)	_	3 изм/с	_
ŀ			,	C.

Измеряе- мал величина	Пределы измерения	Входное сопротив- ление	Перегруз- ка	Кратковре- менная пе- регрузка в течение 1 с	Погрешность измер е ня
Напря- жение постоян- ного тока	10 MB 1000 MB 10 B 10 B 600 B	100 кОм 1 МОм 10 МОм	100 B 450 B }600 B	300 B	Основная: $0.5 \% U_x \pm 1$ знак Дополнительная: $0.05 \% U_x$ на 1 °C в диапазоне $0-40$ °C
Постоян- ный ток	100 MKA 1000 MKA 10 MA 100 MA 1000 MA	1,11 кОм 111 кОм 11,2 Ом	15 MA 45 MA 150 MA 1 A 3 A	50 MA 150 MA 500 MA 2 A 6 A	Основная: 0,5 % / _x ±1 знак. До- полнительная: 0,05 % / _x на 1 °C в диапа- зоне 0—40 °C

Быстродействие прибора—5 измерений в секунду. Напряжение источника питания 220 В, 50 Гц, потребляемая мощность 7,5 Вг.

Габариты $112 \times 95 \times 215$ мм.

В приборе предусмотрены автоматическая установка нуля и автоматическая калибровка перед каждым измерением. Это обеспечивает точность измерения и вместе с тем упрощает его обслуживание в процессе измерений. Основные данные сведены в табл. 16.

Вольткилоомметр ВК2-6 (завод «Пунане-Рэт», СССР). Прибор предназначен для измерения напряжений постоянного тока и сопротивлений. Это электромеханический автокомпенсатор циклического действия, выполненный на электромагнитных реле и электронных лампах. В приборе обеспечивается автоматический выбор полярности и предела измерения. Выбор измеряемой величины и запуск осуществляются вручную. Индикатор проекционного типа, четырехразрядный с указанием полярности и измеряемой величины.

Основные данные сведены в табл. 17.

Мультиметр типа X-3. Основные данные сведены в табл. 18. Прибор допускает 100%-ную электрическую перегрузку. Его разрешающая способность 0.05%.

Вход прибора «плавающий», имеется аналоговый выход.

Предусмотрены автоматический выбор полярности и индикаци полярности.

Прибор комплектуется высокочастотным детектором в виде шупа, пробником, высоковольтным делителем напряжения на 10 кВ. 66

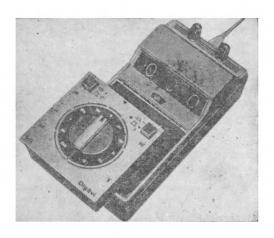


Рис. 61.

Напряжение источника питания 220 В. Потребляемая мощность 20 Вт. Масса прибора около 5 кг. Габариты $270 \times 180 \times 150$ мм. Прибор типа ED-2,2 (фирма Hartmann Braun). Внешний вид прибора показан на рис. 61, а основные данные приведены в табл. 49.

ЗАКЛЮЧЕНИЕ

Непрерывное совершенствование микроэлектронной элементной базы создает предпосылки для дальнейшего развития цифровой измерительной техники. Появление микросхем с большой степенью интеграции позволяет улучшить ряд характеристик приборов. Уже сейчас стало возможным выполнение всей цифровой части прибора в одном кристалле полупроводника. Это позволяет вместе с сокращением размеров, массы и потребляемой мощности уменьшить стоимость и повысить надежность приборов.

Давно известные схемные решения по автоматической установке нуля, автокалибровке цифровых измерительных приборов, автоматическому выбору пределов измерений до сих пор практически не использовались в серийных приборах из-за резкого усложнения схемы и конструкции прибора. Только микроэлектроника сделала возможным практическую реализацию этих решений, что еще более расширит сферу применения авометров в различных отраслях народного хозяйства.

СПИСОК ЛИТЕРАТУРЫ

- 1. **Бутусов И. В.** Цифровые устройства для автоматического контроля, измерения и управления. М., «Недра», 1964, 375 с.
- 2. Гитис Э. И. Преобразователи информации для электронных цифровых вычислительных устройств. М., «Энергия», 1970, 400 с.
- 3. **Нетребенко К. А.** Цифровые автоматические компенсаторы. М., Госэнергоиздат, 1961, 176 с.
- 4. **Орнатский П. П.** Автоматические измерительные приборы. Киев, «Техника», 1965, 421 с.
- 5. Полупроводниковые кодирующие и декодирующие преобразователи. Под ред. В. Б. Смолова, М., «Энергия», 1967, 312 с.
- 6. **Швецкий Б. И.** Электронные измерительные приборы с цифровым отсчетом. Киев, «Техника», 1970, 265 с.
- 7. **Хлистунов В. Н.** Основы цифровой электроизмерительной техники и цифровые преобразователи. М.—Л., «Энергия», 1966, 345 с.
- 8. **Беляков В. Г., Добров Е. В.** Устройство время-импульсного преобразования напряжения постоянного тока в число. А. С. №132863 (СССР). Опубл. в бюлл. «Открытия. Изобретения Пром образцы. Товарные знаки», 1960, № 20.
- 9. **Махнанов В. Д., Милохин Н. Т.** Устройства частотного и время-импульсного преобразования. М., «Энергия». 1970, 128 с.
- 10. Долкарт В. М., Новик Г. Х., Колтынин Н. С. Микроминиатюрные аэрокосмические цифровые вычислительные машины. М, «Советское радио», 1967, 348 с.
- 11. **Кроуфор**д **Р. Г.** Схемные применения МОП-транзисторов. М., «Мир», 1970, 191 с.
- 12. **Каган В. М., Каневский Н. Н.** Цифровые вычислительные машины и системы, М., «Энергия», 1970, 624 с.
- 13. Клейнер Э. А., Малицкий Г. А., Мальцев Ю. С. Измерительные преобразователи для малогабаритных щитовых прибров. «Измерительная техника», 1971, № 4, с. 66—67.
- 14. **Нетребенко К. А.** Цифровые делители напряжения. М., «Энергия», 1970, 224 с.

- 15. Кондюкова Е. И., Редькии Б. Е. Аналого-цифровые преобразователи систем автоматического контроля. М., «Энергия», 1967, 80 с.
- 16. Кузнецов А. А., Кузнецов О. А. Элементы быстродействующих аналого-цифровых преобразователей. М., «Энергия», 1969, 96 с.
- 17. Мальцев Ю. С., Малицкий Г. А. Диодно-регенеративный компаратор. А. С. № 289501 (СССР). Опубл. в бюлл. «Открытия. Изобретения. Пром. образцы. Товарные знаки», 1971, № 1, с. 184.
- 18. Клейнер Э. А., Малицкий Г. А., Мальцев Ю. С. Использование интегрального операционного усилителя в узлах цифровых приборов. «Приборы и системы управления», 1971, № 6, с. 30—32.
- 19. Попов Ю. А. Устройство сравнения напряжений низкого уровня для аналого-цифрового преобразователя. «Автометрия», 1968, № 2 .c. 72—78.
- 20. Кобрин М. С., Могильницкий А. М. Об одном способе снижения дрейфа нуль-органа преобразователя напряжение код. В кн.: Методы математического моделирования и теория электрических цепей. Киев, 1969, с. 92—100.
- 21. **Шляндин В. М., Шлыков Г. П., Крысин Ю. М.** Нуль-орган. А. С. № 246934 (СССР). Опубл. в бюлл. «Открытия. Изобретения. Пром. образцы. Товарные знаки», 1969, № 21, с. 115.
- 22. **Крысин Ю. М., Шлыков Г. П., Шляндин В. М.** Нуль-орган цифрового милливольтметра. «Изв. вузов. Приборостроение», 1970, № 9, с. 13—17.
- 23. Нетребенко К. А. Развертывающие регистры для поразрядных цифровых автокомпенсаторов. «Приборы и системы управления», 1971, № 5, с. 43—46.
- 24. Нетребенко К. А., Реутов В. Б., Челпанов Л. В. Цифровое развертывающее устройство. А. С. № 188152 (СССР). Опубл. в бюлл. «Открытия. Изобретения. Пром. образцы. Товарные знаки», 1966, № 21, с. 160.
- 25. Малогабаритные щитовые индикаторы. «Приборы и системы управления», 1972, № 3, с. 44—46. Авт.: Власенко В. Н., Клейнер Э. А., Мальцев Ю. С., Стефанеев Д. И., Чернин М. М.
- 26. Гиил Р. Т. Цифровой индикатор на светоиэлучающих диодах. «Электроника», 1970, № 5, с. 30—33.
- 27. Уэстон Г. Ф., Холл Р. Ф. Матричные газоразрядные индикаторы повышенной яркости. «Электроника», 1970, № 6, с. 17—23.
- 28. Куземко В. С., Ситников Л. С., Токовенко С. Е. Динамическая индикация в цифровых измерительных приборах. «Автометрия», 1969, № 2, с. 99—104.
- 29. Справочник по полупроводниковым диодам, транзисторам и интегральным схемам. Под общ. ред. Н. И. Горюнова. М., «Энергия», 1972, с. 488—494.

- 30. **Рогинский В. Ю.** Электропитание радиоустройств. М., «Энергия», 1970, 319 с.
- 31. Todd D. The Poor Man's Digital Voltmeter.— «Radio-Electronics», 1966, № 8.
- 32. **Баляс И. Н., Кирианаки Н. В.** К вопросу построения массовых цифровых электроизмерительных приборов. «Контрольно-измерительная техника», 1969, № 8, с. 3—10.
- 33. **Бездельев Ю. В.** Миниатюрный цифровой вольтметр. «Радио», 1967, № 10, с. 32—35.
- 34. Schmid H. Digital Meters for Under 100.— «Electronics», 1966, № 24, p. 88—94.
- 35. **Орнатский П. П.** Автоматические измерения и приборы. Киев, «Выща школа», 1971, 552 с.

СОДЕРЖАНИЕ

Предисловие		•		3
Блок-схемы измерительных приборов с цифровым в		DM		4
Поразрядное уравновешивание		•	•	4
Развертывающее уравновешивание			•	e
Элементы цифровых приборов				8
Цифровые логические интегральные схемы	•			8
Триггеры. Счетчики	•	•	٠	11
Узлы цифровых приборов				15
Входные цепи				15
Уравновешивающие цепи				17
Нуль-органы	•	٠	•	18
Управляющие цифровые автоматы	•	•	•	23
Цифровые отсчетные устройства	•			25
Источники питания	•	•	•	32
Промышленные и опытные образцы авометров .				36
Авометр с ручным уравновешиванием				36
Авометры с развертывающим преобразованием				39
Авометры с двойным интегрированием				50
Параметры серийных цифровых авометров	•			58
Заключение	•			67
Список литературы				68

ГЕННАДИЙ ЯКОВЛЕВИЧ АФАНАСЬЕ В ЮРИЙ СЕРГЕЕВИЧ МАЛЬЦЕ В ЦИФРОВЫЕ АВОМЕТРЫ

Редактор К. А. Нетребенко
Редактор издательства Г. Н. Астафуров
Обложка художника А. А. Иванова
Технический редактор Т. А. Маслова
Корректор А. К. Улегова
Сланов набор 4/ХІ 1974 г.
Подписано к печати 4/ІІ 1975 г. Т-03262
Формат 84×1081/№ Бумага типографская № 2
Усл. печ. л. 3,78 Уч.-изд. л. 4,37
Тираж 30 000 экз. Зак. 986 Цена 18 коп.
Издательство «Энергия».
Московскя типография № 10 Союзполиграфпрома
при Государственном комитете Советв
Министров СССР по делам издательств,
полиграфии и книжной торговли.
Шлюзовая наб., 10.

Цена 18 коп.